

ARM® コンパイラ

バージョン 6.02

fromelf ユーザガイド

ARM®

ARM® コンパイラ

fromelf ユーザガイド

Copyright © 2014, 2015 ARM. All rights reserved.

リリース情報

ドキュメント履歴

発行	日付	機密保持ステータス	変更点
A	14 3 月 2014	非機密扱い	ARM コンパイラ v6.00 リリース
B	15 12 月 2014	非機密扱い	ARM コンパイラ v6.01 リリース
C	30 6 月 2015	非機密扱い	ARM コンパイラ v6.02 リリース

Non-Confidential Proprietary Notice

This document is protected by copyright and other related rights and the practice or implementation of the information contained in this document may be protected by one or more patents or pending patent applications. No part of this document may be reproduced in any form by any means without the express prior written permission of ARM. **No license, express or implied, by estoppel or otherwise to any intellectual property rights is granted by this document unless specifically stated.**

Your access to the information in this document is conditional upon your acceptance that you will not use or permit others to use the information for the purposes of determining whether implementations infringe any third party patents.

THIS DOCUMENT IS PROVIDED “AS IS”. ARM PROVIDES NO REPRESENTATIONS AND NO WARRANTIES, EXPRESS, IMPLIED OR STATUTORY, INCLUDING, WITHOUT LIMITATION, THE IMPLIED WARRANTIES OF MERCHANTABILITY, SATISFACTORY QUALITY, NON-INFRINGEMENT OR FITNESS FOR A PARTICULAR PURPOSE WITH RESPECT TO THE DOCUMENT. For the avoidance of doubt, ARM makes no representation with respect to, and has undertaken no analysis to identify or understand the scope and content of, third party patents, copyrights, trade secrets, or other rights.

This document may include technical inaccuracies or typographical errors.

TO THE EXTENT NOT PROHIBITED BY LAW, IN NO EVENT WILL ARM BE LIABLE FOR ANY DAMAGES, INCLUDING WITHOUT LIMITATION ANY DIRECT, INDIRECT, SPECIAL, INCIDENTAL, PUNITIVE, OR CONSEQUENTIAL DAMAGES, HOWEVER CAUSED AND REGARDLESS OF THE THEORY OF LIABILITY, ARISING OUT OF ANY USE OF THIS DOCUMENT, EVEN IF ARM HAS BEEN ADVISED OF THE POSSIBILITY OF SUCH DAMAGES.

This document consists solely of commercial items. You shall be responsible for ensuring that any use, duplication or disclosure of this document complies fully with any relevant export laws and regulations to assure that this document or any portion thereof is not exported, directly or indirectly, in violation of such export laws. Use of the word “partner” in reference to ARM’s customers is not intended to create or refer to any partnership relationship with any other company. ARM may make changes to this document at any time and without notice.

If any of the provisions contained in these terms conflict with any of the provisions of any signed written agreement covering this document with ARM, then the signed written agreement prevails over and supersedes the conflicting provisions of these terms. This document may be translated into other languages for convenience, and you agree that if there is any conflict between the English version of this document and any translation, the terms of the English version of the Agreement shall prevail.

Words and logos marked with ® or ™ are registered trademarks or trademarks of ARM Limited or its affiliates in the EU and/or elsewhere. All rights reserved. Other brands and names mentioned in this document may be the trademarks of their respective owners. Please follow ARM’s trademark usage guidelines at <http://www.arm.com/about/trademark-usage-guidelines.php>

Copyright © [2014, 2015], ARM Limited or its affiliates. All rights reserved.

ARM Limited. Company 02557590 registered in England.

110 Fulbourn Road, Cambridge, England CB1 9NJ.

LES-PRE-20349

非機密著作権情報

本書は、著作権などの権利により保護されており、本書に含まれる手順または実装に関する情報は 1 つ以上の特許または申請中の特許により保護されている可能性があります。本書のいかなる部分も、ARM から事前に書面による明示的な承諾なく、何らかの形式や方法で無断複製することは許可されていません。**特に記載がない限り、明示的であるか黙示的であるかを問わず、また禁反言やその他いかなる知的財産権のライセンスを許諾するものではありません。**

本書の情報には、実装により、いかなる第三者の特許も侵害されないことを確認する目的で情報を使用せず、第三者にもそれを許可しないと承諾することを条件としてアクセスすることができます。

本書は、「現状」のまま提供されます。ARM は、明示的、黙示的、または制定法上のいずれを問わず、いかなる表明も保証も行いません。これには、本書に関連した商品性、品質基準、非侵害、または特定目的への適合性に関する黙示的保証を含むが、これに限定されません。疑義を避けるため、ARM は第三者の特許、著作権、営業機密、または他の権利の範囲および内容に関して、いかなる表明も行わず、識別や理解のための分析も行いません。

本書には、技術的に不正確な箇所および誤記が含まれる場合があります。

法により禁止されていない限りにおいて、ARM は本書の使用により生じた直接的、間接的、特別、付随的、懲罰的、または結果的損害などを含むすべての損害に対して、たとえそのような損害の可能性が事前に告知されていた場合でも、その原因および責任理論の如何に関わらず一切の責任を負わないものとします。

本書には、商品のみが含まれています。本書の使用、複製、または開示が関連するあらゆる輸出法および輸出規制に完全に準拠し、本書が全体であれ一部であれ、該当する輸出法に違反して直接的または間接的に輸出されることがないことを保証する責任を負うものとします。ARM のお客様に関連して「パートナー」という言葉が使用されている場合でも、他会社と提携関係を設立することや、言及することを意図するものではありません。ARM は、通知することなくいつでも本書を変更することができます。

本契約のいずれかの規定と、ARM と締結された本書の内容を含む署名済みの書面契約の間に矛盾がある場合、署名済みの書面契約を本契約の規定より優先するものとします。本書は、便宜上、他言語に翻訳される場合がありますが、本書の英語版と翻訳との間に矛盾がある場合、契約書の英語版に含まれる規定を優先することに同意するものとします。

記号 (® または ™) が付いた言葉およびロゴは、ARM Limited や関連会社の EU またはその他の国における登録商標および商標です。All rights reserved. 本書に記載されている他の製品名は、各社の所有する商標です。ARM の商標の使用に関する次のガイドラインに従ってください。<http://www.arm.com/about/trademark-usage-guidelines.php>

Copyright © [2014, 2015], ARM Limited or its affiliates. All rights reserved.

ARM Limited. Company 02557590 registered in England.

110 Fulbourn Road, Cambridge, England CB1 9NJ.

LES-PRE-20349

機密保持ステータス

本書は非機密扱いであり、本書を使用、複製、および開示する権利は、ARM および ARM が本書を提供した当事者との間で締結した契約の条項に基づいたライセンスの制限により異なります。

無制限アクセスは、ARM 社内による分類です。

製品ステータス

本書の情報は最終版であり、開発済み製品に対応しています。

Web アドレス

<http://www.jp.arm.com>

目次

ARM® コンパイラ fromelf ユーザガイド

	序章	
	本書について	9
第 1 章	fromelf イメージ変換ユーティリティの概要	
1.1	fromelf イメージ変換ユーティリティについて	1-12
1.2	fromelf の実行モード	1-13
1.3	fromelf コマンドのヘルプの取得	1-14
1.4	fromelf のコマンドライン構文	1-15
第 2 章	fromelf ユーティリティの使用	
2.1	fromelf 使用時の一般的な注意事項	2-17
2.2	アーカイブ内の ELF ファイルを処理する例	2-18
2.3	fromelf を使用してイメージファイルに含まれるコードを保護するオプション	2-19
2.4	fromelf を使用してオブジェクトファイルに含まれるコードを保護するオプション	2-20
2.5	ELF ファイルに固有の詳細を出力するオプション	2-22
2.6	実行可能な ELF イメージ内のシンボルの場所を fromelf を使用して調べる方法	2-23
第 3 章	fromelf コマンドラインオプション	
3.1	--base [[object_file::]load_region_ID=num	3-27
3.2	--bin	3-29
3.3	--bincombined	3-30
3.4	--bincombined_base=address	3-31
3.5	--bincombined_padding=size,num	3-32

3.6	--cad	3-33
3.7	--cadcombined	3-35
3.8	--compare=option[,option,...]	3-36
3.9	--continue_on_error	3-38
3.10	--cpu=list	3-39
3.11	--cpu=name	3-40
3.12	--datasymbols	3-42
3.13	--debugonly	3-43
3.14	--decode_build_attributes	3-44
3.15	--diag_error=tag[,tag,...]	3-46
3.16	--diag_remark=tag[,tag,...]	3-47
3.17	--diag_style={arm ide gnu}	3-48
3.18	--diag_suppress=tag[,tag,...]	3-49
3.19	--diag_warning=tag[,tag,...]	3-50
3.20	--disassemble	3-51
3.21	--dump_build_attributes	3-52
3.22	--elf	3-53
3.23	--emit=option[,option,...]	3-54
3.24	--expandarrays	3-56
3.25	--extract_build_attributes	3-57
3.26	--fieldoffsets	3-59
3.27	--fpu=list	3-61
3.28	--fpu=name	3-62
3.29	--globalize=option[,option,...]	3-64
3.30	--help	3-65
3.31	--hide=option[,option,...]	3-66
3.32	--hide_and_localize=option[,option,...]	3-67
3.33	--i32	3-68
3.34	--i32combined	3-69
3.35	--ignore_section=option[,option,...]	3-70
3.36	--ignore_symbol=option[,option,...]	3-71
3.37	--in_place	3-72
3.38	--info=topic[,topic,...]	3-73
3.39	input_file	3-74
3.40	--interleave=option	3-76
3.41	--linkview, --no_linkview	3-77
3.42	--localize=option[,option,...]	3-78
3.43	--m32	3-79
3.44	--m32combined	3-80
3.45	--only=section_name	3-81
3.46	--output=destination	3-82
3.47	--privacy	3-83
3.48	--qualify	3-84
3.49	--relax_section=option[,option,...]	3-85
3.50	--relax_symbol=option[,option,...]	3-86
3.51	--rename=option[,option,...]	3-87
3.52	--select=select_options	3-88
3.53	--show=option[,option,...]	3-89
3.54	--show_and_globalize=option[,option,...]	3-90
3.55	--show_cmdline	3-91

3.56	<code>--source_directory=path</code>	3-92
3.57	<code>--strip=option[,option,...]</code>	3-93
3.58	<code>--symbolversions</code> 、 <code>--no_symbolversions</code>	3-95
3.59	<code>--text</code>	3-96
3.60	<code>--version_number</code>	3-98
3.61	<code>--vhx</code>	3-99
3.62	<code>--via=file</code>	3-100
3.63	<code>--vsr</code>	3-101
3.64	<code>-w</code>	3-102
3.65	<code>--wide64bit</code>	3-103
3.66	<code>--widthxbanks</code>	3-104

第 4 章

via ファイルの構文

4.1	via ファイルの概要	4-107
4.2	via ファイルの構文規則	4-108

表の一覧

ARM® コンパイラ fromelf ユーザガイド

表 2-1	イメージファイルに対する fromelf の --privacy オプションと--strip オプションの効果	2-19
表 2-2	オブジェクトファイルに対する fromelf の --privacy オプションと--strip オプションの効果	2-20
表 3-1	--base の使用例	3-27
表 3-2	サポートされている ARM アーキテクチャ	3-40

序章

この前書きでは、次について紹介します。ARM® コンパイラ *fromelf* ユーザガイド:

このドキュメントは、次で構成されています。

- [本書について\(9 ページ\)](#).

本書について

『ARM® コンパイラ fromelf ユーザガイド』で、fromelf ユーティリティを使用する方法を説明します。

本書の構成

本書は以下の章から構成されています。

第 1 章 fromelf イメージ変換ユーティリティの概要

ARM® コンパイラに付属の fromelf イメージ変換ユーティリティの概要について説明します。

第 2 章 fromelf ユーティリティの使用

ARM コンパイラに付属の fromelf イメージ変換ユーティリティの使用方法について説明します。

第 3 章 fromelf コマンドラインオプション

ARM コンパイラに付属の fromelf イメージ変換ユーティリティのコマンドラインオプションについて説明します。

第 4 章 via ファイルの構文

fromelf でサポートされている via ファイルの構文について説明します。

用語集

「ARM 用語集」は、ARM マニュアルで使用されている用語とその定義のリストです。一般に認められている意味と ARM での意味が異なる場合を除いて、「ARM 用語集」に業界標準の用語は含まれていません。

詳細については、「[ARM 用語集](#)」を参照して下さい。

表記規則

italic

重要用語、相互参照、引用箇所を示します。

bold

メニュー名などのユーザインタフェース要素を太字で記載しています。また、必要に応じて記述リスト内の重要箇所、ARM プロセッサの信号名、重要用語、および専門用語にも太字を使用しています。

monospace

コマンド、ファイル名、プログラム名、ソースコードなど、キーボードから入力可能なテキストを示しています。

monospace

コマンドまたはオプションに使用可能な略語を示しています。コマンド名またはオプション名をすべて入力する代わりに、下線部分の文字だけを入力することができます。

monospace italic

引数が特定の値で置き換えられる場合のモノスペーステキストの引数を示しています。

monospace bold

サンプルコード以外に使用される言語キーワードを示しています。

< および >

コードまたはコードの一部のアセンブラ構文で置換可能な項が使用されている場合に、その項を囲みます。以下はその一例です。

```
MRC p15, 0, &lt;Rd&gt;, &lt;CRn&gt;, &lt;CRm&gt;, &lt;Opcode_2&gt;
```

スモールキャピタル

「ARM 用語集」で定義されている専門的な意味を持つ用語について、本文中で使用されます。例えば、IMPLEMENTATION DEFINED、IMPLEMENTATION SPECIFIC、UNKNOWN、UNPREDICTABLE などです。

ご意見、ご感想

本製品に関するフィードバック

本製品についてのご意見やご提案がございましたら、以下の情報を添えて購入元までお寄せ下さい。

- 製品名
- 製品のリビジョンまたはバージョン
- 説明にはできるだけ多くの情報を含めて下さい。適宜、症状と診断手順も含めて下さい。

内容に関するフィードバック

内容に関するご意見につきましては、電子メールを errata@arm.com まで送信して下さい。その際には、以下の内容を記載して下さい。

- タイトル
- 文書番号 (ARM DUI0805CJ)。
- 問題のあるページ番号
- 問題点の簡潔な説明

また、補足すべき点や改善すべき点についての全般的なご提案もお待ちしております。

————— 注 —————

ARM では、この PDF を Adobe Acrobat および Acrobat Reader でのみテストしており、その他の PDF リーダーを使用した場合の表示品質については、保証いたしかねます。

その他の情報

- [ARM Information Center](#).
- [ARM Technical Support Knowledge Articles](#).
- [Support and Maintenance](#).
- [ARM Glossary](#).

第 1 章

fromelf イメージ変換ユーティリティの概要

ARM® コンパイラ に付属の `fromelf` イメージ変換ユーティリティの概要について説明します。

以下のセクションから構成されています。

- [1.1 fromelf イメージ変換ユーティリティについて\(1-12 ページ\)](#) .
- [1.2 fromelf の実行モード\(1-13 ページ\)](#) .
- [1.3 fromelf コマンドのヘルプの取得\(1-14 ページ\)](#) .
- [1.4 fromelf のコマンドライン構文\(1-15 ページ\)](#) .

1.1 fromelf イメージ変換ユーティリティについて

fromelf イメージ変換ユーティリティを使用することにより、ELF イメージとオブジェクトファイルを編集したり、それらのファイルの情報を表示したりすることができます。

fromelf では、次のことが行えます。

- コンパイラ、アセンブラ、およびリンカにより生成される ARM ELF オブジェクトおよびイメージファイル进行处理します。
- `armar` によって生成される、アーカイブ内のすべての ELF ファイル进行处理し、処理したファイルを必要に応じて別のアーカイブに出力します。
- ELF イメージを、ROM ツールで使用したり直接メモリにロードしたりできる他の形式に変換します。使用できる形式は以下のとおりです。
 - プレーンバイナリ形式。
 - Motorola 32 ビット S レコード形式。(AArch32 状態のみ)
 - Intel Hex 32 ビット形式。(AArch32 状態のみ)
 - バイト指向 (Verilog メモリモデル) 16 進形式。
- 逆アセンブリ出力やシンボルリストなどの入力ファイルに関する表示情報を標準出力 (stdout) またはテキストファイルに出力します。

————— 注 —————

デバッグ情報を持たないイメージを生成した場合、fromelf ユーティリティには、以下の制限があります。

- イメージを別の形式のファイルに変換できません。
- わかりやすい逆アセンブルリストを生成できません。

————— 注 —————

個々の ARM コンパイラ ツールのマニュアルのコマンドラインオプションの説明と関連情報では、ARM コンパイラ でサポートされているすべての機能が説明されています。記述されていない機能はすべて、サポート対象外のため、自己責任で使用して下さい。サポートされていない機能を使用して生成されたコードについては、正しく動作することを必ず確認して下さい。

関連概念

[2.3 fromelf を使用してイメージファイルに含まれるコードを保護するオプション\(2-19 ページ\)](#)。

[2.4 fromelf を使用してオブジェクトファイルに含まれるコードを保護するオプション\(2-20 ページ\)](#)。

関連参照

[1.2 fromelf の実行モード\(1-13 ページ\)](#)。

[1.4 fromelf のコマンドライン構文\(1-15 ページ\)](#)。

[章 3 fromelf コマンドラインオプション\(3-25 ページ\)](#)。

1.2 fromelf の実行モード

fromelf は、さまざまな実行モードで実行できます。

fromelf には、以下の実行モードがあります。

- ファイルを ELF 形式で保存し直すための ELF モード(--elf)。
- オブジェクトまたはイメージファイルに関する情報を出力するためのテキストモード(--text など)。
- 形式変換モード(--bin、--m32、--i32、--vhx)。

関連参照

[3.2 --bin \(3-29 ページ\)](#)。

[3.22 --elf \(3-53 ページ\)](#)。

[3.33 --i32 \(3-68 ページ\)](#)。

[3.43 --m32 \(3-79 ページ\)](#)。

[3.59 --text \(3-96 ページ\)](#)。

[3.61 --vhx \(3-99 ページ\)](#)。

1.3 fromelf コマンドのヘルプの取得

主なコマンドラインオプションの一覧を表示するには、`--help` オプションを使用します。
これは、オプションやファイルを指定しない場合のデフォルトの動作です。

例 1-1 例

ヘルプ情報を表示するには、以下のように入力します。

```
fromelf --help
```

関連参照

- [1.4 fromelf のコマンドライン構文\(1-15 ページ\)](#).
- [3.30 --help\(3-65 ページ\)](#).

1.4 *fromelf* のコマンドライン構文

fromelf コマンドラインでは ELF ファイルまたは ELF ファイルのライブラリを指定できます。

構文

fromelf options input_file

options

fromelf コマンドラインのオプション。

input_file

処理対象の ELF ファイルまたはライブラリファイル。いくつかのオプションを使用すると、複数の入力ファイルを指定できます。

関連参照

[章 3 *fromelf* コマンドラインオプション\(3-25 ページ\)](#)。

[3.39 *input_file*\(3-74 ページ\)](#)。

第 2 章

fromelf ユーティリティの使用

ARM コンパイラ に付属の `fromelf` イメージ変換ユーティリティの使用方法について説明します。

以下のセクションから構成されています。

- 2.1 `fromelf` 使用時の一般的な注意事項(2-17 ページ).
- 2.2 アーカイブ内の ELF ファイルを処理する例(2-18 ページ).
- 2.3 `fromelf` を使用してイメージファイルに含まれるコードを保護するオプション(2-19 ページ).
- 2.4 `fromelf` を使用してオブジェクトファイルに含まれるコードを保護するオプション(2-20 ページ).
- 2.5 ELF ファイルに固有の詳細を出力するオプション(2-22 ページ).
- 2.6 実行可能な ELF イメージ内のシンボルの場所を `fromelf` を使用して調べる方法(2-23 ページ).

2.1 fromelf 使用時の一般的な注意事項

一部の変更は、`fromelf` を使用してイメージに対して行うことができません。

`fromelf` を使用する場合、以下の制限があります。

- `--base` オプションを使用して Motorola S レコード形式または Intel Hex 形式の出力のベースアドレスを変更する場合を除き、イメージの構造やアドレスを変更できません。
- 分散ロードされる ELF イメージを、別の形式の非分散ロードのイメージに変換することはできません。構造やアドレスに関する情報は、すべてリンク時にリンカに渡す必要があります。

関連参照

[3.1 --base \[\[object_file::\]load_region_ID=\]num \(3-27 ページ\)](#).

[3.39 input_file \(3-74 ページ\)](#).

2.2 アーカイブ内の ELF ファイルを処理する例

アーカイブ内のすべての ELF ファイルまたはこれらのファイルのサブセットを処理する方法の例。処理されたファイルは、処理されていないファイルと共に別のアーカイブに出力されます。

サンプル

以降の例に、アーカイブ内の ELF ファイルを処理する方法を示します。このアーカイブ `test.a` には、以下のファイルが含まれています。

```
bmw.o bmw1.o call_c_code.o newtst.o shapes.o strmtst.o
```

アーカイブ内のすべてのファイルを処理する例

この例では、アーカイブ内のすべてのファイルから、すべてのデバッグ、コメント、メモ、およびシンボルが削除されます。

```
fromelf --elf --strip=all test.a -o strip_all/
```

この例を実行すると、`test.a` という名前の出力アーカイブが、サブディレクトリ `strip_all` に作成されます。

アーカイブ内のファイルのサブセットを処理する例

アーカイブ内の `shapes.o` および `strmtst.o` ファイルのみから、すべてのデバッグ、コメント、メモ、およびシンボルを削除するには、以下のように入力します。

```
fromelf --elf --strip=all test.a(s*.o) -o subset/
```

この例を実行すると、`test.a` という名前の出力アーカイブが、サブディレクトリ `subset` に作成されます。このアーカイブには、処理されたファイルが処理されていない残りのファイルと共に格納されます。

アーカイブ内の `bmw.o`、`bmw1.o`、および `newtst.o` ファイルを処理するには、以下のように入力します。

```
fromelf --elf --strip=all test.a(??w*) -o subset/
```

アーカイブ内のファイルの逆アセンブルされたバージョンを表示する例

アーカイブ内の `call_c_code.o` の逆アセンブルされたバージョンを表示するには、以下のように入力します。

```
fromelf --disassemble test.a(c*)
```

関連参照

- [3.20 --disassemble\(3-51 ページ\)](#).
- [3.22 --elf\(3-53 ページ\)](#).
- [3.39 input_file\(3-74 ページ\)](#).
- [3.46 --output=destination\(3-82 ページ\)](#).
- [3.57 --strip=option\[,option,...\]\(3-93 ページ\)](#).

2.3 fromelf を使用してイメージファイルに含まれるコードを保護するオプション

イメージをサードパーティに配布するとき、そこに含まれるコードを保護した方がよい場合があります。

fromelf には、コードを保護するための `--strip` オプションと `--privacy` オプションが用意されています。これらのオプションを使用すると、イメージ内のシンボル名を削除したりあいまいにしたりできます。どちらのオプションを選択するかは、削除する情報の量次第です。これらのオプションの効果は、イメージファイルによって異なります。

制約条件

これらのオプションは `--elf` と組み合わせて使用する必要があります。`--elf` を使用する必要があるため、`--output` も使用する必要があります。

イメージファイルのコードを保護するオプションの効果

イメージファイルの場合：

表 2-1 イメージファイルに対する fromelf の `--privacy` オプションと `--strip` オプションの効果

オプション	ローカルシンボル	セクション名	マッピングシンボル	ビルド属性
fromelf --elf - -privacy	シンボルテーブル全体が削除されます。 セクション名 <code>.comment</code> を削除します。 fromelf --text の出力結果には、これが [Anonymous Section] としてマークされます。 セクション名にデフォルト値が付けられます。例えば、コードセクション名は ' <code>.text</code> ' に変わります。			
fromelf --elf - -strip=symbols	シンボルテーブル全体が削除されます。 セクション名は変更されません。			
fromelf --elf - -strip=localsymbols	削除されます。	そのまま残ります。	削除されます。	そのまま残ります。

例 2-1 例

シンボルテーブル全体が削除され、各セクション名が変更された新しい ELF 実行可能イメージを生成するには、以下のように入力します。

```
fromelf --elf --privacy --output=outfile.axf infile.axf
```

関連概念

[2.4 fromelf を使用してオブジェクトファイルに含まれるコードを保護するオプション\(2-20 ページ\)](#)。

関連参照

[1.4 fromelf のコマンドライン構文\(1-15 ページ\)](#)。

[3.22 --elf\(3-53 ページ\)](#)。

[3.46 --output=destination\(3-82 ページ\)](#)。

[3.47 --privacy\(3-83 ページ\)](#)。

[3.57 --strip=option\[,option,...\]\(3-93 ページ\)](#)。

2.4 fromelf を使用してオブジェクトファイルに含まれるコードを保護するオプション

オブジェクトをサードパーティに配布するとき、そこに含まれるコードを保護した方がよい場合があります。

fromelf には、コードを保護するための `--strip` オプションと `--privacy` オプションが用意されています。これらのオプションを使用すると、オブジェクト内のシンボル名を削除したりあいまいにしたりできます。どちらのオプションを選択するかは、削除する情報の量次第です。これらのオプションの効果は、オブジェクトファイルによって異なります。

制約条件

これらのオプションは `--elf` と組み合わせて使用する必要があります。`--elf` を使用する必要があるため、`--output` も使用する必要があります。

オブジェクトファイルのコードを保護するオプションの効果

オブジェクトファイルの場合:

表 2-2 オブジェクトファイルに対する fromelf の `--privacy` オプションと `--strip` オプションの効果

オプション	ローカルシンボル	セクション名	マッピングシンボル	ビルド属性
<code>fromelf --elf - -privacy</code>	機能を損なうことなく削除できるローカルシンボルは削除されます。 再配置のターゲットなど、削除できないシンボルは維持されます。このようなシンボルについては、名前が削除されません。fromelf --text の出力結果には、これらが [Anonymous Symbol] としてマークされます。	セクション名にデフォルト値が付けられます。例えば、コードセクション名は '.text' に変わります。	そのまま残ります。	そのまま残ります。
<code>fromelf --elf - -strip=symbols</code>	機能を損なうことなく削除できるローカルシンボルは削除されます。 再配置のターゲットなど、削除できないシンボルは維持されます。このようなシンボルについては、名前が削除されません。fromelf --text の出力結果には、これらが [Anonymous Symbol] としてマークされます。	セクション名は変更されません。	そのまま残ります。	そのまま残ります。
<code>fromelf --elf - -strip=localsymbols</code>	機能を損なうことなく削除できるローカルシンボルは削除されます。 再配置のターゲットなど、削除できないシンボルは維持されます。このようなシンボルについては、名前が削除されません。fromelf --text の出力結果には、これらが [Anonymous Symbol] としてマークされます。	セクション名は変更されません。	そのまま残ります。	そのまま残ります。

例

シンボルテーブル全体が削除され、各セクション名が変更された新しい ELF オブジェクトを生成するには、以下のように入力します。

```
fromelf --elf --privacy --output=outfile.o infile.o
```

関連概念

[2.3 fromelf を使用してイメージファイルに含まれるコードを保護するオプション\(2-19 ページ\)](#)。

関連参照

- 1.4 *fromelf* のコマンドライン構文(1-15 ページ).
- 3.22 *--elf*(3-53 ページ).
- 3.46 *--output=destination* (3-82 ページ).
- 3.47 *--privacy* (3-83 ページ).
- 3.57 *--strip=option[,option,...]* (3-93 ページ).

2.5 ELF ファイルに固有の詳細を出力するオプション

--emit オプションを使用すると、テキスト出力に含める ELF オブジェクトの要素を指定できます。

出力には、ELF ヘッダおよびセクション情報が含まれます。各要素はコンマで区切って指定できます。

————— 注 —————

--emit のいくつかのオプションは、--text オプションを使用して指定できます。

サンプル

ELF ファイル `infile.axf` のデータセクションの内容を出力するには、以下のように入力します。

```
fromelf --emit=data infile.axf
```

ELF ファイル `infile2.axf` の再配置情報およびダイナミックセクションの内容を出力するには、以下のように入力します。

```
fromelf --emit=relocation_tables,dynamic_segment infile2.axf
```

関連参照

[1.4 fromelf のコマンドライン構文\(1-15 ページ\)](#).

[3.23 --emit=option\[,option,...\] \(3-54 ページ\)](#).

[3.59 --text \(3-96 ページ\)](#).

2.6 実行可能な ELF イメージ内のシンボルの場所を fromelf を使用して調べる方法

実行可能な ELF イメージ内のシンボルの場所を調べることができます。

ELF イメージファイル内のシンボルの場所を調べるには、`--text -s -v` オプションを使用して、各セグメントとセクションヘッダのシンボルテーブルおよび詳細情報を表示します。以下に例を示します。

シンボルテーブルを見ると、シンボルが配置されているセクションを確認できます。

以下の手順に従います。

手順

1. 以下のソースコードを含む `s.c` という名前のファイルを作成します。

```
long long altstack[10] __attribute__((section("STACK"), zero_init));
int main()
{
    return sizeof(altstack);
}
```

2. ソースをコンパイルします。

```
armclang --target=arm-arm-none-eabi -c s.c -o s.o
```

3. オブジェクト `s.o` をリンクします。STACK シンボルは残して下さい。

```
armlink --cpu=8-A.32 --keep=s.o(STACK) s.o --output=s.axf
```

4. `fromelf` コマンドを実行して、各セグメントおよびセクションヘッダのシンボルテーブルと詳細情報を表示します。

```
fromelf --text -s -v s.o
```

5. 以下のような `fromelf` の出力結果から、STACK シンボルと `altstack` シンボルを探します。

```
...
** Section #9
Name      : .symtab
Type      : SHT_SYMTAB (0x00000002)
Flags     : None (0x00000000)
Addr      : 0x00000000
File Offset : 776 (0x308)
Size      : 2816 bytes (0xb00)
Link      : Section 5 (.strtab)
Info      : Last local symbol no = 111
Alignment : 4
Entry Size : 16

Symbol table .symtab (175 symbols, 111 local)

# Symbol Name          Value      Bind  Sec  Type  Vis  Size
=====
...
13  STACK                0x00008200  Lc   2   Sect  De   0x50
...
174 altstack            0x00008200  Gb   2   Data  Hi   0x50
...

```

スタックが配置されているセクションが、`Sec` 列に表示されています。この例では、セクション 2 です。

6. 確認したシンボルのセクションを `fromelf` の出力結果から探します。以下に例を示します。

```
...
=====
** Section #2
Name      : ER_ZI
Type      : SHT_NOBITS (0x00000008)
Flags     : SHF_ALLOC + SHF_WRITE (0x00000003)
Addr      : 0x0000819c
File Offset : 464 (0x1dc)
Size      : 180 bytes (0xb4)
Link      : SHN_UNDEF
Info      : 0
Alignment : 8
Entry Size : 0
=====
...

```

以上の結果から、シンボルは ZI 実行領域に存在することがわかります。

関連参照

[3.59 --text\(3-96 ページ\)](#).

第 3 章

fromelf コマンドラインオプション

ARM コンパイラ に付属の `fromelf` イメージ変換ユーティリティのコマンドラインオプションについて説明します。

以下のセクションから構成されています。

- [3.1 --base \[\[object_file::\]load_region_ID=\]num](#) (3-27 ページ) .
- [3.2 --bin](#) (3-29 ページ) .
- [3.3 --bincombined](#) (3-30 ページ) .
- [3.4 --bincombined_base=address](#) (3-31 ページ) .
- [3.5 --bincombined_padding=size,num](#) (3-32 ページ) .
- [3.6 --cad](#) (3-33 ページ) .
- [3.7 --cadcombined](#) (3-35 ページ) .
- [3.8 --compare=option\[,option,...\]](#) (3-36 ページ) .
- [3.9 --continue_on_error](#) (3-38 ページ) .
- [3.10 --cpu=list](#) (3-39 ページ) .
- [3.11 --cpu=name](#) (3-40 ページ) .
- [3.12 --datasymbols](#) (3-42 ページ) .
- [3.13 --debugonly](#) (3-43 ページ) .
- [3.14 --decode_build_attributes](#) (3-44 ページ) .
- [3.15 --diag_error=tag\[,tag,...\]](#) (3-46 ページ) .
- [3.16 --diag_remark=tag\[,tag,...\]](#) (3-47 ページ) .
- [3.17 --diag_style={arm|ide|gnu}](#) (3-48 ページ) .
- [3.18 --diag_suppress=tag\[,tag,...\]](#) (3-49 ページ) .
- [3.19 --diag_warning=tag\[,tag,...\]](#) (3-50 ページ) .
- [3.20 --disassemble](#) (3-51 ページ) .
- [3.21 --dump_build_attributes](#) (3-52 ページ) .

- 3.22 `--elf`(3-53 ページ) .
- 3.23 `--emit=option[,option,...]`(3-54 ページ) .
- 3.24 `--expandarrays`(3-56 ページ) .
- 3.25 `--extract_build_attributes`(3-57 ページ) .
- 3.26 `--fieldoffsets`(3-59 ページ) .
- 3.27 `--fpu=list`(3-61 ページ) .
- 3.28 `--fpu=name`(3-62 ページ) .
- 3.29 `--globalize=option[,option,...]`(3-64 ページ) .
- 3.30 `--help`(3-65 ページ) .
- 3.31 `--hide=option[,option,...]`(3-66 ページ) .
- 3.32 `--hide_and_localize=option[,option,...]`(3-67 ページ) .
- 3.33 `--i32`(3-68 ページ) .
- 3.34 `--i32combined`(3-69 ページ) .
- 3.35 `--ignore_section=option[,option,...]`(3-70 ページ) .
- 3.36 `--ignore_symbol=option[,option,...]`(3-71 ページ) .
- 3.37 `--in_place`(3-72 ページ) .
- 3.38 `--info=topic[,topic,...]`(3-73 ページ) .
- 3.39 `input_file`(3-74 ページ) .
- 3.40 `--interleave=option`(3-76 ページ) .
- 3.41 `--linkview`, `--no_linkview`(3-77 ページ) .
- 3.42 `--localize=option[,option,...]`(3-78 ページ) .
- 3.43 `--m32`(3-79 ページ) .
- 3.44 `--m32combined`(3-80 ページ) .
- 3.45 `--only=section_name`(3-81 ページ) .
- 3.46 `--output=destination`(3-82 ページ) .
- 3.47 `--privacy`(3-83 ページ) .
- 3.48 `--qualify`(3-84 ページ) .
- 3.49 `--relax_section=option[,option,...]`(3-85 ページ) .
- 3.50 `--relax_symbol=option[,option,...]`(3-86 ページ) .
- 3.51 `--rename=option[,option,...]`(3-87 ページ) .
- 3.52 `--select=select_options`(3-88 ページ) .
- 3.53 `--show=option[,option,...]`(3-89 ページ) .
- 3.54 `--show_and_globalize=option[,option,...]`(3-90 ページ) .
- 3.55 `--show_cmdline`(3-91 ページ) .
- 3.56 `--source_directory=path`(3-92 ページ) .
- 3.57 `--strip=option[,option,...]`(3-93 ページ) .
- 3.58 `--symbolversions`, `--no_symbolversions`(3-95 ページ) .
- 3.59 `--text`(3-96 ページ) .
- 3.60 `--version_number`(3-98 ページ) .
- 3.61 `--vhx`(3-99 ページ) .
- 3.62 `--via=file`(3-100 ページ) .
- 3.63 `--vsn`(3-101 ページ) .
- 3.64 `-w`(3-102 ページ) .
- 3.65 `--wide64bit`(3-103 ページ) .
- 3.66 `--widthxbanks`(3-104 ページ) .

3.1 --base [[object_file::]load_region_ID=num

Motorola S レコード形式または Intel Hex ファイル形式の 1 つ以上のロード領域に指定されたベースアドレスを変更できます。

————— 注 —————

AArch64 状態の入力ではサポートされていません。

構文

```
--base [[ object_file ::] Load_region_ID =] num
```

各項目には以下の意味があります。

object_file

オプションの ELF 入力ファイル。

Load_region_ID

オプションのロード領域。これには、ロード領域に属する実行領域のシンボル名か、最初の領域を示す場合には #0 などのゼロベースのロード領域番号のいずれかを指定できます。

num

10 進数値または 16 進数値。

以下のことができます。

- ワイルドカード文字 ? および * を *object_file* 引数および *Load_region_ID* 引数のシンボル名に使用できます。
- 1 つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

All addresses encoded in the output file start at the base address *num* . If you do not specify a --base option, the base address is taken from the load region address.

制約条件

このオプションは、--i32、--i32combined、--m32、または --m32combined のいずれかの出力形式と組み合わせて使用する必要があります。したがって、オブジェクトファイルに対してはこのオプションを使用できません。

サンプル

以下の表に例を示します。

表 3-1 --base の使用例

--base 0	10 進数値
--base 0x8000	16 進数値
--base #0=0	最初のロード領域のベースアドレス
--base foo.o::*=0	foo.o のすべてのロード領域の ベースアドレス
--base #0=0,#1=0x8000	最初および 2 番目のロード領域のベースアドレス

関連概念

[2.1 fromelf 使用時の一般的な注意事項\(2-17 ページ\)](#).

関連参照

[3.33 --i32\(3-68 ページ\)](#).

[3.34 --i32combined\(3-69 ページ\)](#).

3.43 --m32 (3-79 ページ).

3.44 --m32combined (3-80 ページ).

3.2 *--bin*

各ロード領域に対して 1 つのプレーンバイナリ形式の出力ファイルを作成します。*--widthxbanks* オプションを使用して、このオプションによって生成される出力を複数ファイルに分割できます。

制約条件

以下の使用制限があります。

- オブジェクトファイルに対してはこのオプションを使用できません。
- このオプションは *--output* と組み合わせて使用する必要があります。

Considerations when using *--bin*

複数のロード領域を含む ELF イメージをバイナリ形式に変換すると、*fromelf* によって *destination* という名前の出力ディレクトリが作成され、入力イメージ内のロード領域ごとに 1 つのバイナリ出力ファイルが生成されます。出力ファイルは *fromelf* によって *destination* ディレクトリに配置されます。

————— 注 —————

複数のロード領域の場合、対応するロード領域内の最初の空でない実行領域の名前がファイル名に使用されます。

ファイルは、ELF ファイルに含まれているコードまたはデータをロード領域が記述している場合にのみ作成されます。例えば、ZI データのある実行領域のみを含んでいるロード領域から出力ファイルが生成されることはありません。

例

ELF ファイルをプレーンバイナリファイル (*outfile.bin* など) に変換するには、以下のように入力します。

```
fromelf --bin --output=outfile.bin infile.axf
```

関連参照

[3.46 *--output=destination* \(3-82 ページ\)](#)。

[3.66 *--widthxbanks* \(3-104 ページ\)](#)。

3.3 --bincombined

プレーンバイナリ形式の出力を作成します。複数のロード領域を含むイメージ用に 1 つの出力ファイルが生成されます。

使用法

デフォルトでは、メモリ内の最初のロード領域の開始アドレスがベースアドレスとして使用されます。`fromelf` ユーティリティにより、お互いに対して正しい相対オフセットになるように、必要に応じてロード領域間にパディングが挿入されます。この方法でロード領域を分けることにより、メモリに出力ファイルをロードし、ベースアドレスから始まるように正しく整列することができます。

ベースアドレスとパディングのデフォルト値を変更するには、このオプションを `--bincombined_base` および `--bincombined_padding` と組み合わせて使用します。

制約条件

以下の使用制限があります。

- オブジェクトファイルに対してはこのオプションを使用できません。
- このオプションは `--output` と組み合わせて使用する必要があります。

Considerations when using --bincombined

ベースアドレスのデフォルト値を変更するには、このオプションを `--bincombined_base` と組み合わせて使用します。

パディングのデフォルト値は `0xFF` です。パディングのデフォルト値を変更するには、このオプションを `--bincombined_padding` と組み合わせて使用します。

大きなアドレス空間を挟んで存在する 2 つのロード領域を定義するスキッタファイルを使用した場合、パディングが大部分を占めることになって、最終的なバイナリが非常に大きくなる場合があります。例えば、`0x00000000` というアドレスにサイズ `0x100` バイトのロード領域があり、`0x30000000` というアドレスに別のロード領域がある場合、パディングのサイズは `0x2FFFFFF00` バイトとなります。

ロード領域の間のスペースが大きい場合は、`--bin` などの他の方法を使用し、複数の出力ファイルを正しいアドレスにロードできるように処理することを推奨します。

サンプル

開始アドレス `0x1000` にロードできるバイナリファイルを生成するには、以下のように入力します。

```
fromelf --bincombined --bincombined_base=0x1000 --output=out.bin in.axf
```

プレーンバイナリ形式の出力を生成し、32 ビットのワード `0x12345678` のコピーでロード領域の間のスペースを埋めるには、以下のように入力します。

```
fromelf --bincombined --bincombined_padding=4,0x12345678 --output=out.bin in.axf
```

関連参照

- 3.4 `--bincombined_base=address` (3-31 ページ).
- 3.5 `--bincombined_padding=size,num` (3-32 ページ).
- 3.46 `--output=destination` (3-82 ページ).
- 3.66 `--widthxbanks` (3-104 ページ).

関連情報

[入力セクション](#)、[出力セクション](#)、[領域](#)、[およびプログラムセグメント](#).

3.4 *--bincombined_base=address*

--bincombined 出力モードで使用するベースアドレスを下げることができます。生成される出力ファイルは、指定されたアドレスから始まるメモリにロードできます。

構文

--bincombined_base= address

address はイメージをロードする開始アドレスです。

- 指定されたアドレスが最初のロード領域の始めより下位にある場合は、*fromelf* ユーティリティにより、出力ファイルの始めにパディングが追加されます。
- 指定されたアドレスが最初のロード領域の始めより上位にある場合は、*fromelf* ユーティリティによりエラーが出力されます。

デフォルト

デフォルトでは、メモリ内の最初のロード領域の開始アドレスがベースアドレスとして使用されます。

制約条件

このオプションは *--bincombined* と組み合わせて使用する必要があります。If you omit *--bincombined* を省略した場合は、警告メッセージが表示されます。

例

```
--bincombined --bincombined_base=0x1000
```

関連参照

[3.3 *--bincombined* \(3-30 ページ\)](#).

[3.5 *--bincombined_padding=size,num* \(3-32 ページ\)](#).

関連情報

[入力セクション、出力セクション、領域、およびプログラムセグメント](#).

3.5 --bincombined_padding=size,num

--bincombined 出力モードで使用されるパディング値に、デフォルトとは異なる値を指定できます。

構文

--bincombined_padding= size,num

各項目には以下の意味があります。

size

バイト、ハーフワード、またはワードを指定するための 1 バイト、2 バイト、または 4 バイト。

num

パディングに使用する値。指定されたサイズに収まりきれない大きな値を指定すると、警告メッセージが表示されます。

注

fromelf ユーティリティは、入力ファイルの適切なエンディアンに 2 バイトおよび 4 バイトのパディング値が指定されていると想定します。例えば、ビッグエンディアンの ELF ファイルをバイナリに変換する場合は、指定されたパディング値がビッグエンディアンのワードまたはハーフワードとして扱われます。

デフォルト

デフォルトは --bincombined_padding=1,0xFF です。

制約条件

このオプションは --bincombined と組み合わせて使用する必要があります。If you omit --bincombined を省略した場合は、警告メッセージが表示されます。

サンプル

以下に、--bincombined_padding の使用例を示します。

--bincombined --bincombined_padding=4,0x12345678

この例では、プレーンバイナリ形式の出力が作成され、ロード領域の間のスペースが 32 ビットのワード 0x12345678 のコピーで埋められます。

--bincombined --bincombined_padding=2,0x1234

この例では、プレーンバイナリ形式の出力が作成され、ロード領域の間のスペースが 16 ビットのハーフワード 0x1234 のコピーで埋められます。

--bincombined --bincombined_padding=2,0x01

ビッグエンディアンメモリに対してこの例を指定すると、ロード領域の間のスペースが 0x0100 で埋められます。

関連参照

[3.3 --bincombined \(3-30 ページ\)](#).

[3.4 --bincombined_base=address \(3-31 ページ\)](#).

3.6 --cad

バイナリ出力を含む C 配列定義または C++ 配列定義を作成します。

使用法

別のアプリケーションのソースコードには、それぞれの配列定義を使用できます。例えば、組み込みオペレーティングシステムなど、別のアプリケーションのアドレス空間にはイメージを組み込むことができます。

イメージ内のロード領域が 1 つの場合、デフォルトで出力が標準出力 (stdout) に送られます。ファイルに出力を保存するには、`--output` オプションをファイル名と共に使用します。

イメージに複数のロード領域がある場合は、`--output` オプションをディレクトリ名と共に使用する必要があります。完全パス名を指定しない限り、パスは現在のディレクトリに対する相対パスになります。指定したディレクトリに、各ロード領域用のファイルが作成されます。各ファイルの名前は、対応する実行領域の名前です。

イメージ内のロード領域ごとに 1 つの出力ファイルを生成するには、このオプションを `--output` と組み合わせて使用します。

制約条件

オブジェクトファイルに対してはこのオプションを使用できません。

Considerations when using --cad

ファイルは、ELF ファイルに含まれているコードまたはデータをロード領域が記述している場合にのみ作成されます。例えば、ZI データのある実行領域のみを含んでいるロード領域から出力ファイルが生成されることはありません。

例

以下に、`--cad` の使用例を示します。

- 1 つのロード領域を持つイメージの配列定義を作成するには、以下のように入力します。

```
fromelf --cad myimage.axfunsigned char LR0[] = {
    0x00,0x00,0x00,0xEB,0x28,0x00,0x00,0xEB,0x2C,0x00,0x8F,0xE2,0x00,0x0C,0x90,0xE8,
    0x00,0xA0,0x8A,0xE0,0x00,0xB0,0x8B,0xE0,0x01,0x70,0x4A,0xE2,0x0B,0x00,0x5A,0xE1,
    0x00,0x00,0x00,0x1A,0x20,0x00,0x00,0xEB,0x0F,0x00,0xBA,0xE8,0x18,0xE0,0x4F,0xE2,
    0x01,0x00,0x13,0xE3,0x03,0xF0,0x47,0x10,0x03,0xF0,0xA0,0xE1,0xAC,0x18,0x00,0x00,
    0xBC,0x18,0x00,0x00,0x00,0x30,0xB0,0xE3,0x00,0x40,0xB0,0xE3,0x00,0x50,0xB0,0xE3,
    0x00,0x60,0xB0,0xE3,0x10,0x20,0x52,0xE2,0x78,0x00,0xA1,0x28,0xFC,0xFF,0xFF,0x8A,
    0x82,0x2E,0xB0,0xE1,0x30,0x00,0xA1,0x28,0x00,0x30,0x81,0x45,0x0E,0xF0,0xA0,0xE1,
    0x70,0x00,0x51,0xE3,0x66,0x00,0x00,0x0A,0x64,0x00,0x51,0xE3,0x38,0x00,0x00,0x0A,
    0x00,0x00,0xB0,0xE3,0x0E,0xF0,0xA0,0xE1,0x1F,0x40,0x2D,0xE9,0x00,0x00,0xA0,0xE1,
    .
    .
    .
    0x3A,0x74,0x74,0x00,0x43,0x6F,0x6E,0x73,0x74,0x72,0x75,0x63,0x74,0x65,0x64,0x20,
    0x41,0x20,0x23,0x25,0x64,0x20,0x61,0x74,0x20,0x25,0x70,0x0A,0x00,0x00,0x00,
    0x44,0x65,0x73,0x74,0x72,0x6F,0x79,0x65,0x64,0x20,0x41,0x20,0x23,0x25,0x64,0x20,
    0x61,0x74,0x20,0x25,0x70,0x0A,0x00,0x00,0x0C,0x99,0x00,0x00,0x0C,0x99,0x00,0x00,
    0x50,0x01,0x00,0x00,0x44,0x80,0x00,0x00,0x00,0x00,0x00,0x00,0x00,0x00,0x00,0x00,
    0x00,0x00,0x00,0x00,0x00,0x00,0x00,0x00,0x00,0x00,0x00,0x00,0x00,0x00,0x00,0x00
};
```

- 複数のロード領域を持つイメージには、以下のコマンドを使用すると、ディレクトリ `root\myprojects\multiload\load_regions` にロード領域ごとのファイルが作成されます。

```
cd root\myprojects\multiloadfromelf --cad image_multiload.axf --output load_regions
```

`image_multiload.axf` に実行領域 `EXEC_ROM` および `RAM` が含まれている場合、`EXEC_ROM` ファイルおよび `RAM` ファイルが `load_regions` サブディレクトリに作成されます。

関連参照

3.7 `--cadcombined` (3-35 ページ).

3.46 `--output=destination` (3-82 ページ).

関連情報

入力セクション、出力セクション、領域、およびプログラムセグメント.

3.7 --cadcombined

バイナリ出力を含む C 配列定義または C++ 配列定義を作成します。

使用法

別のアプリケーションのソースコードには、それぞれの配列定義を使用できます。例えば、組み込みオペレーティングシステムなど、別のアプリケーションのアドレス空間にはイメージを組み込むことができます。

デフォルトでは、出力が標準出力 (stdout) に送られます。ファイルに出力を保存するには、`--output` オプションをファイル名と共に使用します。

制約条件

オブジェクトファイルに対してはこのオプションを使用できません。

例

The following commands create the file `load_regions.c` in the directory `root\myprojects\multiload`:

```
cd root\myprojects\multiloadfromelf --cadcombined image_multiload.axf --output  
load_regions.c
```

関連参照

[3.6 --cad \(3-33 ページ\)](#).

[3.46 --output=destination \(3-82 ページ\)](#).

3.8 --compare=option[,option,...]

2つの入力ファイルを比較し、その違いをテキスト形式のリストに出力します。

使用法

入力ファイルは、2つのELFファイルまたは2つのライブラリファイルの、同じ種類とする必要があります。ライブラリファイルはメンバ単位で比較され、その違いが出力で連結して示されます。

2つの入力ファイルのすべての違いは、--relax_section オプションを使用して警告に格下げされている場合を除いて、エラーとして報告されます。

構文

--compare= option [, option ,...]

option には以下のいずれかを指定できます。

section_sizes

ライブラリファイルの各ELFファイルまたは各ELFメンバのすべてのセクションのサイズを比較します。

section_sizes::object_name

名前が object_name と一致するELFオブジェクト内のすべてのセクションのサイズを比較します。

section_sizes::section_name

名前が section_name と一致するすべてのセクションのサイズを比較します。

セクション

ライブラリファイルの各ELFファイルまたは各ELFメンバのすべてのセクションのサイズおよび内容を比較します。

sections::object_name

名前が object_name と一致するELFオブジェクト内のすべてのセクションのサイズおよび内容を比較します。

sections::section_name

名前が section_name と一致するすべてのセクションのサイズおよび内容を比較します。

function_sizes

ライブラリファイルの各ELFファイルまたは各ELFメンバのすべての関数のサイズを比較します。

function_sizes::object_name

名前が object_name と一致するELFオブジェクト内のすべての関数のサイズを比較します。

function_size::function_name

名前が function_name と一致するすべての関数のサイズを比較します。

global_function_sizes

ライブラリファイルの各ELFファイルまたは各ELFメンバのすべてのグローバル関数のサイズを比較します。

global_function_sizes::function_name

名前が function_name と一致するELFオブジェクト内のすべてのグローバル関数のサイズを比較します。

以下のことができます。

- ワイルドカード文字 ? および * を section_name 、 function_name 、 および object_name 引数のシンボル名に使用できます。
- 1つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

関連参照

[3.35 --ignore_section=option\[,option,...\] \(3-70 ページ\)](#).

[3.36 --ignore_symbol=option\[,option,...\] \(3-71 ページ\)](#).

3.49 --relax_section=option[,option,...] (3-85 ページ).

3.50 --relax_symbol=option[,option,...] (3-86 ページ).

3.9 --continue_on_error

すべてのエラーを報告した上で実行を続行します。

使用法

このオプションの代わりに `--diag_warning=error` を使用して下さい。

関連参照

[3.19 --diag_warning=tag\[,tag,...\]](#) (3-50 ページ).

3.10 --cpu=list

--cpu=name オプションでサポートされているアーキテクチャとプロセッサ名を一覧表示します。

構文

--cpu=list

関連参照

[3.11 --cpu=name\(3-40 ページ\)](#).

3.11 --cpu=name

指定されたプロセッサまたはアーキテクチャによる解釈と同じように逆アセンブルされるように、`-c`、`--disassemble` などのオプションでマシンコードを逆アセンブルする方法を変更します。

構文

`--cpu= name`

`name` はプロセッサまたはアーキテクチャの名前です。

プロセッサ名とアーキテクチャ名では、大文字と小文字は区別されません。

ワイルドカード文字は使用できません。

以下の表に、各アーキテクチャでサポートされるプロセッサ名の例を示します。サポートされるアーキテクチャ名およびプロセッサ名の完全なリストを取得するには、`--cpu=list` オプションを指定します。

表 3-2 サポートされている ARM アーキテクチャ

プロセッサ名とアーキテクチャ名	[Description]	プロセッサ名の例
7	Thumb(Thumb-2 テクノロジー)のみをサポートし、ハードウェア除算をサポートしていない ARMv7	-
7-A	仮想 MMU ベースメモリステムをサポートする、ARM、Thumb(Thumb-2 テクノロジー)および ThumbEE をサポートし、DSP サポート、および 32 ビット SIMD サポートが指定された ARMv7 アプリケーションプロファイル	Cortex-A5、 Cortex-A7、 Cortex-A8、 Cortex-A9、 Cortex-A15、 Cortex-A17
7-A.security	v7-A アーキテクチャ向けにアセンブルする場合に SMC 命令(以前の SMI)の使用を許可する	Cortex-A5、 Cortex-A7、 Cortex-A8、 Cortex-A9、 Cortex-A15、 Cortex-A17
8-A.32	ARMv8、AArch32 状態	-
8-A.32.crypto	ARMv8、AArch32 状態、暗号化命令のサポート	-
8-A.32.no_neon	ARMv8、AArch32 状態、Advanced SIMD 命令のサポートなし	-
8-A.64	ARMv8、AArch64 状態	-
8-A.64.crypto	ARMv8、AArch64 状態、暗号化命令のサポート	-
8-A.64.no_neon	ARMv8、AArch64 状態、Advanced SIMD 命令のサポートなし	-

注

- 7-A.security は実際の ARM アーキテクチャではなく、7-A にセキュリティ拡張機能を追加したものを表します。
- サポートされているアーキテクチャとプロセッサがすべて記載された一覧は、ライセンスによって異なります。

Usage

以下に、プロセッサとアーキテクチャに関するオプションの一般的な特徴を示します。

プロセッサ

- プロセッサを選択すると、適切なアーキテクチャ、浮動小数点ユニット(FPU)、およびメモリ構成が選択されます。

Architectures

- --cpu オプションでアーキテクチャ名を指定すると、マシンコードは、そのアーキテクチャの -c や --disassemble などのオプションによって逆アセンブルされます。--disassemble を指定すると、逆アセンブリは、そのアーキテクチャをサポートしているすべてのプロセッサでアセンブルされます。

たとえば、--cpu=7-A --disassemble と指定すると、Cortex® -A7 プロセッサでアセンブルされる逆アセンブリが生成されます。

FPU

- --cpu を選択すると、--fpu が暗黙的に選択されることがあります。

注

暗黙的な FPU は、コマンドラインで --fpu によって明示的に指定された FPU によってオーバーライドされることに注意して下さい。

- --fpu オプションも --cpu オプションも指定されていない場合には、--fpu=softvfp が使用されます。

デフォルト

--cpu オプションを指定しない場合、fromelf はマシン命令をアーキテクチャに依存しない方法で逆アセンブルします。つまり、fromelf は、アーキテクチャの命令として認識されるものをすべて逆アセンブルします。

例

Cortex -M4 プロセッサを指定するには、以下のコマンドを使用します。

```
--cpu=Cortex-A17
```

関連参照

- [3.10 --cpu=list \(3-39 ページ\)](#).
- [3.20 --disassemble \(3-51 ページ\)](#).
- [3.38 --info=topic\[,topic,...\] \(3-73 ページ\)](#).
- [3.59 --text \(3-96 ページ\)](#).

3.12 --datasymbols

シンボル定義をインターリーブするようにデータセクションの出力情報を変更します。

使用法

このオプションは、`--text -d`と共に指定する必要があります。

関連参照

[3.59 --text \(3-96 ページ\)](#).

3.13 --debugonly

コードセクションまたはデータセクションの内容を削除します。

使用法

このオプションにより、出力ファイルにデバッグに必要な情報(デバッグセクション、シンボルテーブル、ストリングテーブルなど)のみが含まれるようになります。セクションヘッダは、シンボルのターゲットとして機能する必要があるため保持されます。

制約条件

このオプションは `--elf` と組み合わせて使用する必要があります。

例 3-1 例

ELF ファイル `debugout.axf` を、デバッグ情報のみを含む ELF ファイル `infile.axf` から作成するには、以下のように入力します。

```
fromelf --elf --debugonly --output=debugout.axf infile.axf
```

関連参照

[3.22 --elf\(3-53 ページ\)](#).

3.14 --decode_build_attributes

標準ビルド属性の場合は人間が読める形式でビルド属性セクションの内容を出力し、非標準ビルド属性の場合は未加工の 16 進形式で出力します。

注

標準ビルド属性については、『*Application Binary Interface for the ARM Architecture*』を参照して下さい。

制限

このオプションは、8-A.32 ターゲットのテキストモードでのみ使用できます。

このオプションは、8-A.64 ターゲットに対しては作用しません。

例

--decode_build_attributes の出力例を以下に示します。

```

armclang --target=arm-arm-eabi-none -march=armv8-a -c hello.c -o hello.o
fromelf -v --decode_build_attributes hello.o

...
** Section #6

Name      : .ARM.attributes
Type      : SHT_ARM_ATTRIBUTES (0x70000003)
Flags     : None (0x00000000)
Addr      : 0x00000000
File Offset : 112 (0x70)
Size      : 74 bytes (0x4a)
Link      : SHN_UNDEF
Info      : 0
Alignment : 1
Entry Size : 0

'aeabi' file build attributes:
0x000000:  43 32 2e 30 39 00 05 63 6f 72 74 65 78 2d 61 35    C2.09..cortex-a5
0x000010:  33 00 06 0e 07 41 08 01 09 02 0a 07 0c 03 0e 00    3....A.....
0x000020:  11 01 12 04 14 01 15 01 17 03 18 01 19 01 1a 02    .....
0x000030:  22 00 24 01 26 01 2a 01 44 03                      ".$.&*.D.
    Tag_conformance = "2.09"
    Tag_CPU_name = "cortex-a53"
    Tag_CPU_arch = ARM v8 (=14)
    Tag_CPU_arch_profile = The application profile 'A' (e.g. for Cortex A8)
(=65)
    Tag_ARM_ISA_use = ARM instructions were permitted to be used (=1)
    Tag_THUMB_ISA_use = Thumb2 instructions were permitted (implies Thumb in
structions permitted) (=2)
    Tag_VFP_arch = Use of the ARM v8-A FP ISA was permitted (=7)
    Tag_NEON_arch = Use of the ARM v8-A Advanced SIMD Architecture (Neon) wa
s permitted (=3)
    Tag_ABI_PCS_R9_use = R9 used as V6 (just another callee-saved register)
(=0)
    Tag_ABI_PCS_GOT_use = Data are imported directly (=1)
    Tag_ABI_PCS_wchar_t = Size of wchar_t is 4 (=4)
    Tag_ABI_FP_denormal = This code was permitted to require IEEE 754 denorm
al numbers (=1)
    Tag_ABI_FP_exceptions = This code was permitted to check the IEEE 754 in
exact exception (=1)
    Tag_ABI_FP_number_model = This code may use all the IEEE 754-defined FP
encodings (=3)
    Tag_ABI_align8_needed = Code was permitted to depend on the 8-byte align
ment of 8-byte data items (=1)
    Tag_ABI_align8_preserved = Code was required to preserve 8-byte alignmen
t of 8-byte data objects (=1)
    Tag_ABI_enum_size = Enum containers are 32-bit (=2)
    Tag_CPU_unaligned_access = The producer was not permitted to make unalig
ned data accesses (=0)
    Tag_VFP_HP_extension = The producer was permitted to use the VFPv3/Advan
ced SIMD optional half-precision extension (=1)
    Tag_ABI_FP_16bit_format = The producer was permitted to use IEEE 754 for
mat 16-bit floating point numbers (=1)
    Tag_MPextension_use = Use of the ARM v7 MP extension was permitted (=1)

```

```
Tag_Virtualization_use = Use of TrustZone and virtualization extensions  
was permitted (=3)  
...
```

関連参照

- [3.21 --dump_build_attributes \(3-52 ページ\)](#).
- [3.23 --emit=option\[,option,...\] \(3-54 ページ\)](#).
- [3.25 --extract_build_attributes \(3-57 ページ\)](#).

関連情報

Application Binary Interface for the ARM Architecture.

3.15 --diag_error=tag[,tag,...]

特定のタグがある診断メッセージにエラーの重大度を設定します。

構文

--diag_error= tag[,tag,...]

tag には以下のいずれかを指定できます。

- エラーの重大度を設定する診断メッセージ番号これは 4 桁の数字、*nnnn* で、ツールの接頭文字は指定されず接尾文字は重大度を示します。
- *warning* (すべての警告をエラーとして扱う場合)

関連参照

[3.16 --diag_remark=tag\[,tag,...\]](#) (3-47 ページ).

[3.17 --diag_style={arm|ide|gnu}](#) (3-48 ページ).

[3.18 --diag_suppress=tag\[,tag,...\]](#) (3-49 ページ).

[3.19 --diag_warning=tag\[,tag,...\]](#) (3-50 ページ).

3.16 --diag_remark=tag[,tag,...]

特定のタグがある診断メッセージに注釈の重要度を設定します。

構文

```
--diag_remark= tag[,tag,...]
```

tag は診断メッセージ番号のコンマ区切りリストです。これは 4 桁の数字、*nnnn* で、ツールの接頭文字は指定されず接尾文字は重大度を示します。

関連参照

[3.15 --diag_error=tag\[,tag,...\]](#) (3-46 ページ).

[3.17 --diag_style={arm|ide|gnu}](#) (3-48 ページ).

[3.18 --diag_suppress=tag\[,tag,...\]](#) (3-49 ページ).

[3.19 --diag_warning=tag\[,tag,...\]](#) (3-50 ページ).

3.17 --diag_style={arm|ide|gnu}

診断メッセージの表示スタイルを指定します。

構文

`--diag_style= string`

`string` には以下のいずれかを指定できます。

arm

ARM コンパイラの形式を使用してメッセージを表示します。

ide

エラーのある行の行番号と文字数を表示します。これらの値は括弧に囲まれて表示されます。

gnu

gcc で使用される形式でメッセージを表示します。

使用法

`--diag_style=gnu` は、GNU コンパイラが報告する形式 `gcc` と一致します。

`--diag_style=ide` は、Microsoft Visual Studio が報告する形式と一致します。

デフォルト

デフォルトは `--diag_style=arm` です。

関連参照

[3.15 --diag_error=tag\[,tag,...\] \(3-46 ページ\)](#).

[3.16 --diag_remark=tag\[,tag,...\] \(3-47 ページ\)](#).

[3.18 --diag_suppress=tag\[,tag,...\] \(3-49 ページ\)](#).

[3.19 --diag_warning=tag\[,tag,...\] \(3-50 ページ\)](#).

3.18 --diag_suppress=tag[,tag,...]

特定のタグがある診断メッセージを非表示にします。

構文

`--diag_suppress= tag[,tag,...]`

`tag` には以下のいずれかを指定できます。

- 非表示にする診断メッセージ番号これは 4 桁の数字、`nnnn` で、ツールの接頭文字は指定されず接尾文字は重大度を示します。
- `error` (降格できるすべてのエラーを非表示にする場合)
- `warning` (すべての警告を非表示にする場合)

関連参照

[3.15 --diag_error=tag\[,tag,...\]](#) (3-46 ページ).

[3.16 --diag_remark=tag\[,tag,...\]](#) (3-47 ページ).

[3.17 --diag_style={arm|ide|gnu}](#) (3-48 ページ).

[3.19 --diag_warning=tag\[,tag,...\]](#) (3-50 ページ).

3.19 --diag_warning=tag[,tag,...]

特定のタグがある診断メッセージに警告の重大度を設定します。

構文

`--diag_warning= tag[,tag,...]`

`tag` には以下のいずれかを指定できます。

- 警告の重大度を設定する診断メッセージ番号これは 4 桁の数字、`nnnn` で、ツールの接頭文字は指定されず接尾文字は重大度を示します。
- `error` (警告に降格できるすべてのエラーを設定する場合)

関連参照

[3.15 --diag_error=tag\[,tag,...\]](#) (3-46 ページ).

[3.16 --diag_remark=tag\[,tag,...\]](#) (3-47 ページ).

[3.17 --diag_style={arm|ide|gnu}](#) (3-48 ページ).

[3.19 --diag_warning=tag\[,tag,...\]](#) (3-50 ページ).

3.20 --disassemble

逆アセンブルされたイメージを標準出力 (stdout) に表示します。

使用法

このオプションを `--output destination` と組み合わせて使用した場合、`armasm` により出力ファイルを再アセンブルできます。

このオプションを使用すると、ELF イメージファイルまたは ELF オブジェクトファイルを逆アセンブルできます。

注

この出力は、`--emit=code` および `--text -c` の出力とは異なります。

例

Cortex -A7 プロセッサ用の ELF ファイル `infile.axf` を逆アセンブルしてソースファイル `outfile.asm` を作成するには、以下のように入力します。

```
fromelf --cpu=Cortex-A7 --disassemble --output=outfile.asm infile.axf
```

関連参照

- [3.11 --cpu=name \(3-40 ページ\)](#).
- [3.23 --emit=option\[,option,...\] \(3-54 ページ\)](#).
- [3.40 --interleave=option \(3-76 ページ\)](#).
- [3.46 --output=destination \(3-82 ページ\)](#).
- [3.59 --text \(3-96 ページ\)](#).

3.21 --dump_build_attributes

ビルド属性セクションの内容を未加工の 16 進形式で出力します。

制限

このオプションは、8-A.32 ターゲットのテキストモードでのみ使用できます。

このオプションは、8-A.64 ターゲットに対しては作用しません。

例

--dump_build_attributes の出力例を以下に示します。

```

...
** Section #10 '.ARM.attributes' (SHT_ARM_ATTRIBUTES)
   Size : 89 bytes

0x000000:  41 47 00 00 00 61 65 61 62 69 00 01 3d 00 00 00  AG...aeabi...=...
0x000010:  43 32 2e 30 36 00 05 38 2d 41 2e 33 32 00 06 0a  C2.06..8-A.32...
0x000020:  07 41 08 01 09 02 0a 05 0c 02 11 01 12 02 14 02  .A.....
0x000030:  17 01 18 01 19 01 1a 01 1c 01 1e 03 22 01 24 01  .....".$.
0x000040:  42 01 44 03 46 01 2c 02 11 00 00 00 41 52 4d 00  B.D.F.,....ARM.
0x000050:  01 09 00 00 00 12 01 16 01  .....

```

関連参照

[3.14 --decode_build_attributes](#) (3-44 ページ).

[3.23 --emit=option\[,option,...\]](#) (3-54 ページ).

[3.25 --extract_build_attributes](#) (3-57 ページ).

[3.59 --text](#) (3-96 ページ).

3.22 --elf

ELF 出力モードを選択します。

使用法

ELF イメージからデバッグ情報を削除するには、`--strip=debug,symbols` と組み合わせて使用します。

制約条件

このオプションは `--output` と組み合わせて使用する必要があります。

関連参照

[3.37 --in_place \(3-72 ページ\)](#) .

[3.46 --output=destination \(3-82 ページ\)](#) .

[3.57 --strip=option\[,option,...\] \(3-93 ページ\)](#) .

3.23 --emit=option[,option,...]

テキスト出力に表示する ELF オブジェクトの要素を指定できます。出力には、ELF ヘッドおよびセクション情報が含まれます。

制約条件

このオプションは、テキストモードでのみ使用できます。

構文

--emit= option [, option ,...]

option には以下のいずれかを指定できます。

addresses

グローバルデータアドレスと静的データアドレス(構造体と共用体の内容のアドレスも含む)を出力します。これは、--text -a と同じ効果があります。

このオプションは、デバッグ情報を含むファイルに対してのみ使用できます。デバッグ情報が含まれない場合、警告メッセージが生成されます。

データアドレスのサブセットを出力する場合は、--select オプションを使用します。

構造体内外で展開された配列のデータアドレスを参照するには、このテキストカテゴリと共に --expandarrays オプションを使用します。

build_attributes

標準ビルド属性の場合は人間が読める形式でビルド属性セクションの内容を出力し、非標準ビルド属性の場合は未加工の 16 進形式で出力します。生成される出力は、--decode_build_attributes オプションの出力と同じです。

code

逆アセンブル対象の元のバイナリデータのダンプおよび命令のアドレスと共に、コードを逆アセンブルします。これは、--text -c と同じ効果があります。

————— 注 —————

--disassemble とは異なり、逆アセンブリをアセンブラに入力することはできません。

データ

データセクションの内容を出力します。これは、--text -d と同じ効果があります。

data_symbols

シンボル定義をインターリーブするようにデータセクションの出力情報を変更します。

debug_info

デバッグ情報を出力します。これは、--text -g と同じ効果があります。

dynamic_segment

ダイナミックセグメントの内容を出力します。これは、--text -y と同じ効果があります。

exception_tables

オブジェクトの例外テーブル情報をデコードします。これは、--text -e と同じ効果があります。

frame_directives

オブジェクトモジュールに組み込まれたデバッグ情報に指定されているように、逆アセンブルされたコードに FRAME ディレクティブの内容を出力します。

このオプションは --disassemble と組み合わせて使用します。

got

グローバルオフセットテーブル(GOT)オブジェクトの内容を出力します。

heading_comments

.comment セクションのツール情報およびコマンドライン情報を含む、逆アセンブリの冒頭にある見出しコメントを出力します。

このオプションは `--disassemble` と組み合わせて使用します。

raw_build_attributes

未加工の 16 進形式、つまりデータと同じ形式でビルド属性セクションの内容を出力します。

relocation_tables

再配置情報を出力します。これは、`--text -r` と同じ効果があります。

string_tables

ストリングテーブルを出力します。これは、`--text -t` と同じ効果があります。

summary

ファイルのセグメントおよびセクションの概要を出力します。これは `fromelf --text` のデフォルト出力です。ただし、概要は `--info` オプションにより出力されません。必要に応じて `--emit summary` を使用して明示的に概要を再度有効にします。

symbol_annotations

それぞれのプロパティ情報を含むコメントの注釈を付けて、逆アセンブルされるコードおよびデータのシンボルを出力します。

このオプションは `--disassemble` と組み合わせて使用します。

symbol_tables

シンボルテーブルとバージョン管理テーブルを出力します。これは、`--text -s` と同じ効果があります。

vfe

使用されていない仮想関数の情報を出力します。

whole_segments

リンクビューがある場合でも、逆アセンブルされた実行可能ファイルまたは共有ライブラリをセグメントごとに出力します。

このオプションは `--disassemble` と組み合わせて使用します。

1 つの オプション にコンマ区切りの引数リストを続けることで、オプションを複数指定できます。

関連参照

[3.20 --disassemble \(3-51 ページ\)](#).

[3.14 --decode_build_attributes \(3-44 ページ\)](#).

[3.24 --expandarrays \(3-56 ページ\)](#).

[3.59 --text \(3-96 ページ\)](#).

3.24 --expandarrays

構造体内外で展開された配列を含むデータアドレスを出力します。

制約条件

このオプションは、--text -a または --fieldoffsets と組み合わせて使用します。

例

以下に、--fieldoffsets --expandarrays が指定されている場合の、配列を含んでいる 1 つの構造体の出力例を示します。

```

&lt; more foo.c
struct S {
    char A[8];
    char B[4];
};
    struct S s;

struct S* get()
{
    return &s;
}

&lt; armclang -target arm-arm-none-eabi -march=armv8-a -g -c foo.c&lt; fromelf --
fieldoffsets --expandarrays foo.o
; Structure, S , Size 0xc bytes, from foo.c
S.A|
S.A[0]|
S.A[1]|
S.A[2]|
S.A[3]|
S.A[4]|
S.A[5]|
S.A[6]|
S.A[7]|
S.B|
S.B[0]|
S.B[1]|
S.B[2]|
S.B[3]|
; End of Structure S

                EQU    0      ; array[8] of char
                EQU    0      ; char
                EQU    0x1    ; char
                EQU    0x2    ; char
                EQU    0x3    ; char
                EQU    0x4    ; char
                EQU    0x5    ; char
                EQU    0x6    ; char
                EQU    0x7    ; char
                EQU    0x8    ; array[4] of char
                EQU    0x8    ; char
                EQU    0x9    ; char
                EQU    0xa    ; char
                EQU    0xb    ; char

                END

```

関連参照

[3.26 --fieldoffsets \(3-59 ページ\)](#).

[3.59 --text \(3-96 ページ\)](#).

3.25 --extract_build_attributes

ビルド属性のみを属性の型に依存した形式で出力します。

使用法

ビルド属性を次の形式で出力します。

- 標準ビルド属性の場合は人間が読める形式。
- 非標準ビルド属性の場合は未加工の 16 進形式。

制限

このオプションは、8-A.32 ターゲットのテキストモードでのみ使用できます。

このオプションは、8-A.64 ターゲットに対しては作用しません。

例

--extract_build_attributes の出力例を以下に示します。

```

=====
** Object/Image Build Attributes

'aeabi' file build attributes:
0x000000:  43 32 2e 30 36 00 05 38 2d 41 2e 33 32 00 06 0a    C2.06..8-A.32...
0x000010:  07 41 08 01 09 02 0a 05 0c 02 11 01 12 02 14 02    .A.....
0x000020:  17 01 18 01 19 01 1a 01 1c 01 1e 03 22 01 24 01    .....".$.
0x000030:  42 01 44 03 46 01 2c 02                                B.D.F.,.
    Tag_conformance = "2.06"
    Tag_CPU_name = "8-A.32"
    Tag_CPU_arch = ARM v7 (=10)
    Tag_CPU_arch_profile = The application profile 'A' (e.g. for Cortex A8) (=65)
    Tag_ARM_ISA_use = ARM instructions were permitted to be used (=1)
    Tag_THUMB_ISA_use = Thumb2 instructions were permitted (implies Thumb instructions
permitted) (=2)
    Tag_VFP_arch = VFPv4 instructions were permitted (implies VFPv3 instructions were
permitted) (=5)
    Tag_NEON_arch = Use of Advanced SIMD Architecture version 2 was permitted (=2)
    Tag_ABI_PCS_GOT_use = Data are imported directly (=1)
    Tag_ABI_PCS_wchar_t = Size of wchar_t is 2 (=2)
    Tag_ABI_FP_denormal = This code was permitted to require that the sign of a flushed-
to-zero number be preserved in the sign of 0 (=2)
    Tag_ABI_FP_number_model = This code was permitted to use only IEEE 754 format FP
numbers (=1)
    Tag_ABI_align8_needed = Code was permitted to depend on the 8-byte alignment of 8-
byte data items (=1)
    Tag_ABI_align8_preserved = Code was required to preserve 8-byte alignment of 8-byte
data objects (=1)
    Tag_ABI_enum_size = Enum values occupy the smallest container big enough to hold all
values (=1)
    Tag_ABI_VFP_args = FP parameter/result passing conforms to the VFP variant of the
AAPCS (=1)
    Tag_ABI_optimization_goals = Optimized for small size, but speed and debugging
illusion preserved (=3)
    Tag_CPU_unaligned_access = The producer was permitted to generate architecture v6-
style unaligned data accesses (=1)
    Tag_VFP_HP_extension = The producer was permitted to use the VFPv3/Advanced SIMD
optional half-precision extension (=1)
    Tag_T2EE_use = Use of the T2EE extension was permitted (=1)
    Tag_Virtualization_use = Use of TrustZone and virtualization extensions was
permitted (=3)
    Tag_MPextension_use = Use of the ARM v7 MP extension was permitted (=1)
    Tag_v7DIV_use = Code was permitted to use SDIV and UDIV; code is intended to execute
on a CPU conforming to architecture v7 with the integer division extension (=2)

'ARM' file build attributes:
0x000000:  12 01 16 01    ....

```

関連参照

[3.14 --decode_build_attributes\(3-44 ページ\)](#).

[3.21 --dump_build_attributes\(3-52 ページ\)](#).

3.23 --emit=option[,option,...] (3-54 ページ).
3.59 --text (3-96 ページ).

3.26 --fieldoffsets

アセンブリ言語の EQU ディレクティブのリストを出力します。このディレクティブによって、C++ クラスや C 構造体のフィールド名は、そのクラスまたは構造体のベースからのオフセットを表すようになります。

使用法

入力 ELF ファイルは、再配置可能なオブジェクトまたはイメージです。

--output を使用すると、出力がファイルに転送されます。armasm で INCLUDE コマンドを使用すると、生成されたファイルをロードし、C++ クラスおよび C 構造体メンバにアセンブリ言語から名前アクセスできます。

このオプションを指定すると、構造体に関するすべての情報が出力されます。構造体のサブセットを出力するには、--select *select_options* を使用します。

armasm で入力ファイルとして指定できるファイルを生成する必要がない場合は、--text -a オプションを使用して、表示されるアドレスを読みやすい形式にすることができます。-a オプションを指定すると、アドレスは再配置可能オブジェクト内には存在しないため、イメージ内の構造体と静的データのアドレス情報のみが出力されます。

制約条件

このオプションを使用すると、以下のようになります。

- ソースファイルにデバッグ情報がない場合は使用できません。
- テキストモードおよび --expandarrays ユーティリティで使用できます。

サンプル

以下に、--fieldoffsets の使用例を示します。

- inputfile.o ファイル内にあるすべての構造体のすべてのフィールドオフセットが含まれた一覧を stdout に出力するには、以下のように入力します。

```
fromelf --fieldoffsets inputfile.o
```

- inputfile.o ファイル内で、名前が p で始まる構造体のすべてのフィールドオフセットが含まれた一覧を outputfile.s に出力するには、以下のように入力します。

```
fromelf --fieldoffsets --select=p* --output=outputfile.s inputfile.o
```

- inputfile.o ファイル内で、tools または moretools という名前の構造体のすべてのフィールドオフセットが含まれた一覧を outputfile.s に出力するには、以下のように入力します。

```
fromelf --fieldoffsets --select=tools.*,moretools.* --output=outputfile.s inputfile.o
```

- inputfile.o ファイル内の構造体 tools の構造体フィールド top の中にあり、名前が number で始まる構造体フィールドのすべてのフィールドオフセットが含まれた一覧を outputfile.s に出力するには、以下のように入力します。

```
fromelf --fieldoffsets --select=tools.top.number* --output=outputfile.s inputfile.o
```

以下は出力例で、匿名構造体および匿名共用体が原因で発生する name. と name...member が含まれています。

```
; Structure, Table , Size 0x104 bytes, from inputfile.cpp |
Table.TableSize|          EQU    0          ; int |
Table.Data|          EQU    0x4        ; array[64] of MyClassHandle ; End
of Structure Table ; Structure, Box2 , Size 0x8 bytes, from inputfile.cpp |
Box2.|              EQU    0          ; anonymous |
Box2..|            EQU    0          ; anonymous |
Box2...Min|        EQU    0          ; Point2 |
Box2...Min.x|      EQU    0          ; short |
Box2...Min.y|      EQU    0x2        ; short |
Box2...Max|        EQU    0x4        ; Point2 |
Box2...Max.x|      EQU    0x4        ; short |
Box2...Max.y|      EQU    0x6        ; short ; Warning:duplicate name
(Box2..) present in (inputfile.cpp) and in (inputfile.cpp) ; please use the --qualify option
|Box2..|            EQU    0          ; anonymous |
```

```

Box2...Left|          EQU    0          ; unsigned short |
Box2...Top|          EQU    0x2        ; unsigned short |
Box2...Right|         EQU    0x4        ; unsigned short |
Box2...Bottom|        EQU    0x6        ; unsigned short ; End of Structure
Box2 ; Structure, MyClassHandle , Size 0x4 bytes, from inputfile.cpp |
MyClassHandle.Handle| EQU    0          ; pointer to MyClass ; End of
Structure MyClassHandle ; Structure, Point2 , Size 0x4 bytes, from defects.cpp |
Point2.x|             EQU    0          ; short |
Point2.y|             EQU    0x2        ; short ; End of Structure Point2 ;
Structure, __fpos_t_struct , Size 0x10 bytes, from C:\Program Files\DS-5\bin\..\include
\stdio.h |__fpos_t_struct.__pos|      EQU    0          ; unsigned long long |
__fpos_t_struct.__mbstate|           EQU    0x8        ; anonymous |
__fpos_t_struct.__mbstate.__state1|   EQU    0x8        ; unsigned int |
__fpos_t_struct.__mbstate.__state2|  EQU    0xc        ; unsigned int ; End of Structure
__fpos_t_struct      END

```

関連参照

- [3.24 --expandarrays \(3-56 ページ\)](#).
- [3.48 --qualify \(3-84 ページ\)](#).
- [3.52 --select=select_options \(3-88 ページ\)](#).
- [3.59 --text \(3-96 ページ\)](#).

関連情報

[EQU](#).
[GET, INCLUDE](#).

3.27 --fpu=list

--fpu=name オプションでサポートされている FPU アーキテクチャを一覧表示します。
非推奨オプションは表示されません。

関連参照

[3.28 --fpu=name \(3-62 ページ\)](#).

3.28 --fpu=name

ターゲットの FPU アーキテクチャを指定します。

FPU アーキテクチャがすべて記載された一覧を表示するには、`--fpu=list` オプションを使用します。

構文

`--fpu= name`

`name` には以下のいずれかを指定できます。

なし

浮動小数点オプションが使用されないことを示します。このオプションを指定すると、浮動小数点コードは使用できません。

`vfpv2`

アーキテクチャ VFPv2 に適合する、ハードウェアの浮動小数点ユニットを選択します。

`vfpv3`

アーキテクチャ VFPv3 に適合する、ハードウェアのベクタ浮動小数点ユニットを選択します。VFPv3 は、浮動小数点の例外をトラップできないことを除いては、VFPv2 と下位互換性があります。

`vfpv3_fp16`

半精度拡張機能も備えたアーキテクチャ VFPv3 に適合する、ハードウェアのベクタ浮動小数点ユニットを選択します。

`vfpv3_d16`

アーキテクチャ VFPv3-D16 に適合する、ハードウェアのベクタ浮動小数点ユニットを選択します。

`vfpv3_d16_fp16`

半精度拡張機能も備えたアーキテクチャ VFPv3-D16 に適合する、ハードウェアのベクタ浮動小数点ユニットを選択します。

`vfpv4`

VFPv4 アーキテクチャに適合するハードウェア浮動小数点ユニットを選択します。

`vfpv4_d16`

アーキテクチャ VFPv4-D16 に適合するハードウェア浮動小数点ユニットを選択します。

`fpv4-sp`

アーキテクチャ FPv4 の単精度バリエーションに適合するハードウェア浮動小数点ユニットを選択します。

`softvfp`

浮動小数点演算が浮動小数点ライブラリ `fp1ib` によって実行されるソフトウェア浮動小数点サポートを選択します。`--fpu` オプションが指定されていない場合、または FPU を備えていない CPU を選択した場合は、これがデフォルトになります。

`softvfp+vfpv2`

VFPv2 に適合するハードウェア浮動小数点ユニットとソフトウェア浮動小数点リンケージを選択します。VFP ユニットを実装するシステムで ARM コードを Thumb コードとインターワークさせる場合は、このオプションを選択します。

`softvfp+vfpv3`

VFPv3 に適合するハードウェアのベクタ浮動小数点ユニットとソフトウェア浮動小数点リンケージを選択します。

`softvfp+vfpv3_fp16`

VFPv3-fp16 に適合するハードウェアのベクタ浮動小数点ユニットとソフトウェア浮動小数点リンケージを選択します。

`softvfp+vfpv3_d16`

VFPv3-D16 に適合するハードウェアのベクタ浮動小数点ユニットとソフトウェア浮動小数点リンケージを選択します。

softvfp+vfpv3_d16_fp16

VFPv3-D16-fp16 に適合するハードウェアのベクタ浮動小数点ユニットとソフトウェア浮動小数点リンケージを選択します。

softvfp+vfpv4

FPUv4 に適合するハードウェア浮動小数点ユニットとソフトウェア浮動小数点リンケージを選択します。

softvfp+vfpv4_d16

VFPv4-D16 に適合するハードウェア浮動小数点ユニットとソフトウェア浮動小数点リンケージを選択します。

softvfp+fpuv4-sp

FPUv4-SP に適合するハードウェア浮動小数点ユニットとソフトウェア浮動小数点リンケージを選択します。

使用法

このオプションは、特定の FPU アーキテクチャの逆アセンブリを選択します。これにより、fromelf が入力ファイルで見つかった命令を処理する方法に影響が出ます。

このオプションを指定した場合、コマンドラインの暗黙的な FPU オプション(--cpu オプションなどを指定した場合など)がオーバーライドされます。

--fpu オプションを使用して明示的に選択された FPU は、--cpu オプションを使用して暗黙的に選択された FPU を常にオーバーライドします。

デフォルト

デフォルトのターゲット FPU アーキテクチャは、使用された --cpu オプションに基づいて決定されます。

--cpu で指定した CPU に VFP コプロセッサがある場合、デフォルトのターゲット FPU アーキテクチャは、その CPU の VFP アーキテクチャになります。

関連参照

[3.20 --disassemble\(3-51 ページ\)](#).

[3.27 --fpu=list\(3-61 ページ\)](#).

[3.38 --info=topic\[,topic,...\]\(3-73 ページ\)](#).

[3.59 --text\(3-96 ページ\)](#).

3.29 --globalize=option[,option,...]

選択されたシンボルをグローバルシンボルに変換します。

構文

--globalize= option [, option ,...]

option には以下のいずれかを指定できます。

object_name::

名前が **object_name** と一致する ELF オブジェクト内のすべてのシンボルが、グローバルシンボルに変換されます。

object_name::symbol_name

名前が **object_name** と一致する ELF オブジェクト内のすべてのシンボルと、シンボル名が **symbol_name** と一致するすべてのシンボルは、グローバルシンボルに変換されます。

symbol_name

シンボル名が **symbol_name** と一致するすべてのシンボルは、グローバルシンボルに変換されます。

以下のことができます。

- ワイルドカード文字 ? および * を **symbol_name** および **object_name** 引数のシンボル名に使用できます。
- 1 つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

Restrictions

このオプションは --elf と組み合わせて使用する必要があります。

関連参照

[3.22 --elf\(3-53 ページ\)](#).

[3.31 --hide=option\[,option,...\]\(3-66 ページ\)](#).

3.30 **--help**

主なコマンドラインオプションの一覧を表示します。

デフォルト

これは、オプションやソースファイルなしで *fromelf* を指定する場合のデフォルトです。

関連参照

[3.55 *--show_cmdline* \(3-91 ページ\)](#) .

[3.60 *--version_number* \(3-98 ページ\)](#) .

[3.63 *--vsn* \(3-101 ページ\)](#) .

3.31 --hide=option[,option,...]

シンボルの可視性プロパティを変更して、選択したシンボルを非表示としてマークします。

構文

--hide= option [, option ,...]

option には以下のいずれかを指定できます。

object_name::

名前が **object_name** と一致する ELF オブジェクト内のすべてのシンボル。

object_name::symbol_name

名前が **object_name** と一致する ELF オブジェクト内のすべてのシンボルと、シンボル名が **symbol_name** と一致する ELF オブジェクト内のすべてのシンボル。

symbol_name

シンボル名が **symbol_name** と一致するすべてのシンボル。

以下のことができます。

- ワイルドカード文字 ? および * を **symbol_name** および **object_name** 引数のシンボル名に使用できます。
- 1 つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

Restrictions

このオプションは --elf と組み合わせて使用する必要があります。

関連参照

[3.22 --elf\(3-53 ページ\)](#)。

[3.53 --show=option\[,option,...\]\(3-89 ページ\)](#)。

3.32 --hide_and_localize=option[,option,...]

シンボルの可視性プロパティを変更して、選択したシンボルを非表示としてマークし、選択したシンボルをローカルシンボルに変換します。

構文

--hide_and_localize= option [, option ,...]

option には以下のいずれかを指定できます。

object_name::

名前が **object_name** と一致する ELF オブジェクト内のすべてのシンボルが非表示としてマークされ、ローカルシンボルに変換されます。

object_name::symbol_name

名前が **object_name** と一致する ELF オブジェクト内のすべてのシンボルと、シンボル名が **symbol_name** と一致する ELF オブジェクト内のすべてのシンボルが非表示としてマークされ、ローカルシンボルに変換されます。

symbol_name

シンボル名が **symbol_name** と一致する ELF オブジェクト内のすべてのシンボルが非表示としてマークされ、ローカルシンボルに変換されます。

以下のことができます。

- ワイルドカード文字 ? および * を **symbol_name** および **object_name** 引数のシンボル名に使用できます。
- 1 つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

Restrictions

このオプションは --elf と組み合わせて使用する必要があります。

関連参照

[3.22 --elf\(3-53 ページ\)](#).

3.33 *--i32*

Intel Hex32 ビット形式の出力を作成します。これによりイメージ内のロード領域ごとに 1 つの出力ファイルを作成できます。

この出力のベースアドレスは、*--base* オプションを使用して指定できます。

制約条件

以下の使用制限があります。

- AArch64 状態ではサポートされていません。
- オブジェクトファイルに対してはこのオプションを使用できません。
- このオプションは *--output* と組み合わせて使用する必要があります。

Considerations when using *--i32*

複数のロード領域を含む ELF イメージをバイナリ形式に変換すると、*fromelf* によって *destination* という名前の出力ディレクトリが作成され、入力イメージ内のロード領域ごとに 1 つのバイナリ出力ファイルが生成されます。出力ファイルは *fromelf* によって *destination* ディレクトリに配置されます。

—— 注 ——

複数のロード領域の場合、対応するロード領域内の最初の空でない実行領域の名前がファイル名に使用されます。

ファイルは、ELF ファイルに含まれているコードまたはデータをロード領域が記述している場合にのみ作成されます。例えば、ZI データのある実行領域のみを含んでいるロード領域から出力ファイルが生成されることはありません。

例

ELF ファイル *infile.axf* を Intel Hex-32 形式のファイル (*outfile.bin* など) に変換するには、以下のように入力します。

```
fromelf --i32 --output=outfile.bin infile.axf
```

関連参照

[3.1 *--base* \[\[*object_file::*\]load_region_ID=*num*\] \(3-27 ページ\)](#).

[3.34 *--i32combined* \(3-69 ページ\)](#).

[3.46 *--output=destination* \(3-82 ページ\)](#).

3.34 *--i32combined*

Intel Hex32 ビット形式の出力を作成します。複数のロード領域を含むイメージ用に 1 つの出力ファイルが生成されます。

この出力のベースアドレスは、*--base* オプションを使用して指定できます。

Restrictions

以下の使用制限があります。

- AArch64 状態ではサポートされていません。
- オブジェクトファイルに対してはこのオプションを使用できません。
- このオプションは *--output* と組み合わせて使用する必要があります。

Considerations when using *--i32combined*

If you convert an ELF image containing multiple load regions to a binary format, *fromelf* creates an output directory named *destination* and generates one binary output file for all load regions in the input image. *fromelf* places the output file in the *destination* directory.

ELF イメージは、複数のロード領域を定義しているスキッタファイルを使用してビルドされた場合などに、複数のロード領域を保持します。

例

1 つの出力ファイル *outfile2.bin* を、2 つのロード領域があり、開始アドレスが *0x1000* のイメージファイル *infile2.axf* から作成するには、以下のコマンドを入力します。

```
fromelf --i32combined --base=0x1000 --output=outfile2.bin infile2.axf
```

関連参照

[3.1 *--base* \[\[*object_file::*\]load_region_ID=*num* \(3-27 ページ\)\].](#)

[3.33 *--i32* \(3-68 ページ\).](#)

[3.46 *--output=destination* \(3-82 ページ\).](#)

3.35 --ignore_section=option[,option,...]

比較時に無視するセクションを指定します。これらのセクションに比較する入力ファイル間の違いが含まれる場合はそれが無視されます。

構文

```
--ignore_section= option [, option ,...]
```

option には以下のいずれかを指定できます。

object_name::

名前が *object_name* と一致する ELF オブジェクト内のすべてのセクション。

object_name::*section_name*

名前が *object_name* と一致する ELF オブジェクト内のすべてのセクションと、セクション名が *section_name* と一致するすべてのセクション。

section_name

名前が *section_name* と一致するすべてのセクション。

以下のことができます。

- ワイルドカード文字 ? および * を *symbol_name* および *object_name* 引数のシンボル名に使用できます。
- 1 つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

Restrictions

このオプションは --compare と組み合わせて使用する必要があります。

関連参照

[3.8 --compare=option\[,option,...\] \(3-36 ページ\)](#).

[3.36 --ignore_symbol=option\[,option,...\] \(3-71 ページ\)](#).

[3.49 --relax_section=option\[,option,...\] \(3-85 ページ\)](#).

3.36 --ignore_symbol=option[,option,...]

比較中に無視するシンボルを指定します。比較する入力ファイル間でのこれらのシンボルに関連する違いが無視されます。

構文

--ignore_symbol= option [, option ,...]

option には以下のいずれかを指定できます。

object_name::

名前が *object_name* と一致する ELF オブジェクト内のすべてのシンボル。

object_name::*symbol_name*

名前が *object_name* と一致する ELF オブジェクト内のすべてのシンボルと、シンボル名が *symbol_name* と一致するすべてのシンボル。

symbol_name

名前が *symbol_name* と一致するすべてのシンボル。

以下のことができます。

- ワイルドカード文字 ? および * を *symbol_name* および *object_name* 引数のシンボル名に使用できます。
- 1 つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

Restrictions

このオプションは --compare と組み合わせて使用する必要があります。

関連参照

[3.8 --compare=option\[,option,...\]](#) (3-36 ページ).

[3.35 --ignore_section=option\[,option,...\]](#) (3-70 ページ).

[3.50 --relax_symbol=option\[,option,...\]](#) (3-86 ページ).

3.37 --in_place

入力ファイルの ELF メンバを変換して以前の内容を上書きできます。

制約条件

このオプションは `--elf` と組み合わせて使用する必要があります。

例

ライブラリファイル `test.a` のメンバからデバッグ情報を削除するには、以下のように入力します。

```
fromelf --elf --in_place --strip=debug test.a
```

関連参照

[3.22 --elf\(3-53 ページ\)](#).

[3.57 --strip=option\[,option,...\]\(3-93 ページ\)](#).

3.38 --info=topic[,topic,...]

特定のトピックに関する情報を出力します。

構文

```
--info= topic [, topic ,...]
```

`topic` は、以下のトピックキーワードからのコンマ区切りのリストです。

instruction_usage

各入力ファイルのコードセクションで定義された A32 命令と T32 命令を分類して一覧表示します。

————— 注 —————

AArch64 状態ではサポートされていません。

function_sizes

1 つ以上の入力ファイルで定義されたグローバル関数の名前とそのバイト数のサイズ、およびその分類 (A32 関数か T32 関数か) を一覧表示します。

function_sizes_all

1 つ以上の入力ファイルで定義されたローカル関数とグローバル関数の名前、そのバイト数のサイズ、およびその分類 (A32 関数か T32 関数か) を一覧表示します。

sizes

イメージ内の入力オブジェクトおよびライブラリのメンバごとに、Code、RO Data、RW Data、ZI Data、および Debug のサイズが一覧表示されます。このオプションを使用すると、`--info=sizes,totals` を指定したことになります。

totals

入力オブジェクトとライブラリの Code、RO Data、RW Data、ZI Data、および Debug サイズの合計が一覧表示されます。

————— 注 —————

コード関連のサイズには、実行専用コードのサイズも含まれます。

`--info=sizes,totals` の出力には、常に入力オブジェクトとライブラリの合計にパディング値が含まれます。

————— 注 —————

リスト内のトピックキーワードの間にはスペースを挿入しないで下さい。例えば、「`--info=sizes,totals`」と入力することはできますが、「`--info=sizes, totals`」と入力することはできません。

制約条件

このオプションは、テキストモードでのみ使用できます。

関連参照

[3.59 --text\(3-96 ページ\)](#)。

3.39 input_file

処理する ELF ファイルまたは ELF ファイルを含むアーカイブを指定します。

使用法

以下の場合には、複数の入力ファイルを指定できます。

- `--text` 形式を出力する。
- `--compare` オプションを使用する。
- `--elf` を `--in_place` と組み合わせて使用する。
- `--output` を使用して出力ディレクトリを指定する。

`input_file` が複数のロード領域を含む分散ロードイメージであり、その出力形式に `--bin`、`--cad`、`--m32`、`--i32`、または `--vhx` のいずれかが指定されている場合、`fromelf` によって各ロード領域用に個別のファイルが生成されます。

`input_file` が複数のロード領域を含む分散ロードイメージであり、その出力形式に `--cadcombined`、`--m32combined`、または `--i32combined` が指定されている場合、`fromelf` によって、すべてのロード領域を含んだ 1 つのファイルが生成されます。

`input_file` がアーカイブの場合には、アーカイブ内のすべてのファイルまたはファイルのサブセットを処理できます。アーカイブ内のファイルのサブセットを処理するには、以下に示すようにアーカイブ名に続けてフィルタを指定します。

```
archive.a(filter_pattern)
```

`filter_pattern` には、メンバファイルを指定します。ファイルのサブセットを指定する場合、以下のワイルドカード文字を使用できます。

- *
0 文字以上の文字と一致する。
- ?
任意の 1 文字と一致する。

注

Unix システムの一般的なシェルでは、かっこを使用し、バックスラッシュでこれらの文字をエスケープする必要があります。あるいは、以下に示すように、アーカイブ名とフィルタを単一引用符で囲みます。

```
'archive.a(??str*)'
```

アーカイブ内の処理されていないファイルは、処理されたファイルと共に出力アーカイブに格納されません。

例

アーカイブ内の `s` で始まるすべてのファイルを変換して新しいアーカイブ `my_archive.a` を作成し、処理されたファイルと処理されていないファイルを格納するには、以下のように入力します。

```
fromelf archive.a(s*.o) --output=my_archive.a
```

関連概念

[2.2 アーカイブ内の ELF ファイルを処理する例\(2-18 ページ\)](#)。

関連参照

- [3.2 --bin \(3-29 ページ\)](#)。
- [3.6 --cad \(3-33 ページ\)](#)。
- [3.7 --cadcombined \(3-35 ページ\)](#)。
- [3.8 --compare=option\[,option,...\] \(3-36 ページ\)](#)。

- 3.22 `--elf`(3-53 ページ).
- 3.33 `--i32`(3-68 ページ).
- 3.34 `--i32combined`(3-69 ページ).
- 3.37 `--in_place`(3-72 ページ).
- 3.43 `--m32`(3-79 ページ).
- 3.44 `--m32combined`(3-80 ページ).
- 3.46 `--output=destination`(3-82 ページ).
- 3.59 `--text`(3-96 ページ).
- 3.61 `--vhx`(3-99 ページ).

3.40 --interleave=option

デバッグ情報が存在する場合に、元のソースコードを逆アセンブル結果にコメントとして挿入します。

構文

`--interleave= option`

`option` には、以下のいずれかの値を設定できます。

line_directives

逆アセンブルされた命令のファイル名および行番号を含む `#line` ディレクティブをインターリーブします。

line_numbers

逆アセンブルされた命令のファイル名および行番号を含むコメントをインターリーブします。

なし

インターリーブを無効にします。これは、作成されたメイクファイルで、`fromelf` コマンドに `--interleave` に加えて複数のオプションがある場合に役立ちます。この場合は、`--interleave=none` を最後のオプションとして指定することで、`fromelf` コマンド全体を再度指定しなくてもインターリーブを無効にすることができます。

source

ソースコードを含むコメントをインターリーブします。ソースコードが使用できなくなった場合は、`fromelf` ユーティリティは `line_numbers` と同じようにインターリーブします。

source_only

ソースコードを含むコメントをインターリーブします。ソースコードが使用できなくなった場合は、`fromelf` ユーティリティはそのコードをインターリーブしません。

使用法

このオプションは `--emit=code`、`--text -c`、または `--disassemble` と組み合わせて使用します。

ソースコードの検索パスを追加するには、このオプションを `--source_directory` と組み合わせて使用します。

デフォルト

デフォルトは `--interleave=none` です。

関連参照

[3.20 --disassemble \(3-51 ページ\)](#).

[3.23 --emit=option\[,option,...\] \(3-54 ページ\)](#).

[3.56 --source_directory=path \(3-92 ページ\)](#).

[3.59 --text \(3-96 ページ\)](#).

3.41 --linkview、--no_linkview

ELF イメージのセクションレベルのビューを制御します。

使用法

--no_linkview を指定すると、セクションレベルのビューが破棄され、セグメントレベルのビュー（ロード時のビュー）のみが保持されます。

セクションレベルのビューを破棄することによって、以下が削除されます。

- セクションのヘッダテーブル。
- セクションのヘッダストリングテーブル。
- スtringテーブル。
- シンボルテーブル。
- すべてのデバッグセクション。

出力に含まれるのは、プログラムのヘッダテーブルとプログラムのセグメントのみです。

注

このオプションの使用は廃止される予定です。

制約条件

以下の使用制限があります。

- --elf は、--linkview および --no_linkview と組み合わせて使用する必要があります。

例

image.axf の ELF 形式の出力を生成するには、以下のように入力します。

```
fromelf --no_linkview --elf image.axf --output=image_nlk.axf
```

関連参照

[3.22 --elf\(3-53 ページ\)](#)。

[3.47 --privacy\(3-83 ページ\)](#)。

[3.57 --strip=option\[,option,...\]\(3-93 ページ\)](#)。

関連情報

[--privacy](#) リンカオプション。

3.42 --localize=option[,option,...]

選択されたシンボルをローカルシンボルに変換します。

構文

--localize= option [, option ,...]

option には以下のいずれかを指定できます。

object_name::

名前が **object_name** と一致する ELF オブジェクト内のすべてのシンボルは、ローカルシンボルに変換されます。

object_name::symbol_name

名前が **object_name** と一致する ELF オブジェクト内のすべてのシンボルと、シンボル名が **symbol_name** と一致するシンボルは、ローカルシンボルに変換されます。

symbol_name

シンボル名が **symbol_name** と一致するすべてのシンボルは、ローカルシンボルに変換されます。

以下のことができます。

- ワイルドカード文字 ? および * を **symbol_name** および **object_name** 引数のシンボル名に使用できます。
- 1 つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

Restrictions

このオプションは --elf と組み合わせて使用する必要があります。

関連参照

[3.22 --elf\(3-53 ページ\)](#).

[3.31 --hide=option\[,option,...\]\(3-66 ページ\)](#).

3.43 *--m32*

Motorola 32 ビット形式 (32 ビット S レコード形式) の出力を作成します。これによりイメージ内のロード領域ごとに 1 つの出力ファイルが生成されます。

この出力のベースアドレスは、*--base* オプションを使用して指定できます。

制約条件

以下の使用制限があります。

- AArch64 状態ではサポートされていません。
- オブジェクトファイルに対してはこのオプションを使用できません。
- このオプションは *--output* と組み合わせて使用する必要があります。

Considerations when using *--m32*

複数のロード領域を含む ELF イメージをバイナリ形式に変換すると、*fromelf* によって *destination* という名前の出力ディレクトリが作成され、入力イメージ内のロード領域ごとに 1 つのバイナリ出力ファイルが生成されます。出力ファイルは *fromelf* によって *destination* ディレクトリに配置されます。

注

複数のロード領域の場合、対応するロード領域内の最初の空でない実行領域の名前がファイル名に使用されます。

ファイルは、ELF ファイルに含まれているコードまたはデータをロード領域が記述している場合にのみ作成されます。例えば、ZI データのある実行領域のみを含んでいるロード領域から出力ファイルが生成されることはありません。

例

ELF ファイル *infile.axf* を Motorola 32 ビット形式のファイル (*outfile.bin* など) に変換するには、以下のように入力します。

```
fromelf --m32 --output=outfile.bin infile.axf
```

関連参照

[3.1 *--base* *\[\[object_file::\]load_region_ID=\]num* \(3-27 ページ\)](#).

[3.44 *--m32combined* \(3-80 ページ\)](#).

[3.46 *--output=destination* \(3-82 ページ\)](#).

3.44 *--m32combined*

Motorola 32 ビット形式 (32 ビット S レコード形式) の出力を作成します。複数のロード領域を含むイメージ用に 1 つの出力ファイルが生成されます。

この出力のベースアドレスは、*--base* オプションを使用して指定できます。

Restrictions

以下の使用制限があります。

- AArch64 状態ではサポートされていません。
- オブジェクトファイルに対してはこのオプションを使用できません。
- このオプションは *--output* と組み合わせて使用する必要があります。

Considerations when using *--m32combined*

If you convert an ELF image containing multiple load regions to a binary format, *fromelf* creates an output directory named *destination* and generates one binary output file for all load regions in the input image. *fromelf* places the output file in the *destination* directory.

ELF イメージは、複数のロード領域を定義しているスキッタファイルを使用してビルドされた場合などに、複数のロード領域を保持します。

例

2 つのロード領域を持ち、開始アドレスが `0x1000` のイメージファイル (`infile2.axf`) から、Motorola 32 ビット形式の単一の出力ファイル (`outfile2.bin`) を作成するには、以下のように入力します。

```
fromelf --m32combined --base=0x1000 --output=outfile2.bin infile2.axf
```

関連参照

[3.1 *--base* `\[\[object_file::\]load_region_ID=num` \(3-27 ページ\)](#).

[3.43 *--m32* \(3-79 ページ\)](#).

[3.46 *--output=destination* \(3-82 ページ\)](#).

3.45 --only=section_name

--text からの主なセクションごとの出力に表示されるセクションのリストをフィルタします。これは、主なセクションごとの出力に続く追加の出力には影響しません。

構文

```
--only= section_name
```

section_name は、表示するセクションの名前です。

以下のことができます。

- セクションの名前には、ワイルドカード文字 ? および * を使用できます。
- 複数の --only オプションを使用することによって、表示するセクションを追加指定できます。

サンプル

以下に、--only の使用例を示します。

- セクションごとの出力から .symtab のシンボルテーブルのみを表示するには、以下のように入力します。

```
fromelf --only=.symtab --text -s test.axf
```

- すべての ERn セクションを表示するには、以下のように入力します。

```
fromelf --only=ER? test.axf
```

- HEAP セクションと、すべてのシンボルテーブルセクションおよびすべてのストリングテーブルセクションを表示するには、以下のように入力します。

```
fromelf --only=HEAP --only=.*tab --text -s -t test.axf
```

関連参照

[3.59 --text\(3-96 ページ\)](#).

3.46 --output=destination

出力ファイルの名前、または複数の出力ファイルが作成される場合は出力ディレクトリの名前を指定します。

構文

`--output= destination`

`--o destination`

`destination` にはファイルまたはディレクトリを指定できます。以下に例を示します。

`--output=foo`

出力ファイルの名前。

`--output=foo/`

出力ディレクトリの名前。

使用法

`--bin` または `--elf` での使用法を以下に示します。

- 1つの入力ファイルと1つの出力ファイル名を指定できます。
- 多くの入力ファイルを指定して `--elf` を使用する場合、`--in_place` を使用して、入力ファイルに各ファイル処理の出力を上書きできます。
- 多くの入力ファイル名と1つの出力ディレクトリを指定した場合、各ファイル処理の出力が出力ディレクトリに書き込まれます。各出力ファイル名は、対応する入力ファイルから付けられます。したがって、`fromelf` を1回実行することで多くの ELF ファイルをバイナリ形式または16進形式に変換するには、この方法で出力ディレクトリを指定することが唯一の手段になります。
- アーカイブファイルを入力として指定した場合は、出力ファイルもアーカイブになります。例えば、以下のコマンドは、`output.o` という名前のアーカイブファイルを作成します。

```
fromelf --elf --strip=debug archive.a --output=output.o
```

- アーカイブ内のオブジェクトのサブセットを選択するパターンを括弧で囲んで指定した場合、そのサブセットのみが `fromelf` によって変換されます。その他のすべてのオブジェクトは、変更されずにそのまま出力アーカイブに渡されます。

関連参照

[3.2 --bin \(3-29 ページ\)](#).

[3.22 --elf \(3-53 ページ\)](#).

[3.59 --text \(3-96 ページ\)](#).

3.47 --privacy

サードパーティに配布されるイメージとオブジェクトに含まれるコードを保護するには、出力ファイルを編集します。

使用法

これらのオプションの効果は、イメージとオブジェクトファイルとで異なります。

イメージの場合：

- セクション名をデフォルト値に変更します。例えば、コードセクションの名前は `.text`
- `--strip symbols` の場合と同様に、シンボルテーブル全体を削除します。
- `.comment` セクション名が削除され、`fromelf --text` の出力結果では `[Anonymous Section]` とマークされます。

オブジェクトファイルの場合：

- セクション名をデフォルト値に変更します。例えば、コードセクションの名前は `.text` に変更されます。
- マッピングシンボルおよびビルド属性はシンボルテーブルに維持されます。
- 機能を損なうことなく削除できるローカルシンボルは削除されます。

再配置のターゲットなど、削除できないシンボルは維持されます。このようなシンボルについては、名前が削除されます。`fromelf --text` の出力結果には、これらが `[Anonymous Symbol]` としてマークされます。

関連参照

[3.57 --strip=option\[,option,...\]\(3-93 ページ\)](#)。

関連情報

[--locals, --no_locals](#) リンカオプション。

[--privacy](#) リンカオプション。

3.48 *--qualify*

各出力シンボル名に、関連する構造体を含むソースファイルが示されるように、*--fieldoffsets* オプションの効果を変更します。

使用法

これにより、2 つのソースファイルが同じ名前の異なる構造体を定義している場合でも、*--fieldoffsets* オプションで機能的な出力が作成されます。

ソースファイルが現在の場所とは異なる場所にある場合は、ソースファイルパスもインクルードされます。

サンプル

foo という構造体は、例えば、*one.h* および *two.h* という 2 つのヘッダで定義されます。

fromelf --fieldoffsets を使用して、リンカで以下のようなシンボルを定義できます。

- *foo.a*、*foo.b*、および *foo.c*
- *foo.x*、*foo.y*、および *foo.z*

fromelf --qualify --fieldoffsets を使用して、リンカで以下のシンボルを定義します。

- *oneh_foo.a*、*oneh_foo.b*、および *oneh_foo.c*
- *twoh_foo.x*、*twoh_foo.y*、および *twoh_foo.z*

関連参照

[3.26 *--fieldoffsets* \(3-59 ページ\)](#)。

3.49 --relax_section=option[,option,...]

指定されたセクションの比較レポートの重大度をエラーから警告に変更します。

制約条件

このオプションは --compare と組み合わせて使用する必要があります。

構文

--relax_section= option [, option ,...]

option には以下のいずれかを指定できます。

object_name::

名前が *object_name* と一致する ELF オブジェクト内のすべてのセクション。

object_name::*section_name*

名前が *object_name* と一致する ELF オブジェクト内のすべてのセクションと、セクション名が *section_name* と一致するすべてのセクション。

section_name

名前が *section_name* と一致するすべてのセクション。

以下のことができます。

- ワイルドカード文字 ? および * を *symbol_name* および *object_name* 引数のシンボル名に使用できます。
- 1 つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

関連参照

[3.8 --compare=option\[,option,...\] \(3-36 ページ\)](#).

[3.35 --ignore_section=option\[,option,...\] \(3-70 ページ\)](#).

[3.50 --relax_symbol=option\[,option,...\] \(3-86 ページ\)](#).

3.50 --relax_symbol=option[,option,...]

指定されたシンボルの比較レポートの重大度をエラーから警告に変更します。

制約条件

このオプションは --compare と組み合わせて使用する必要があります。

構文

```
--relax_symbol= option [, option ,...]
```

option には以下のいずれかを指定できます。

object_name::

名前が *object_name* と一致する ELF オブジェクト内のすべてのシンボル。

object_name::*section_name*

名前が *object_name* と一致する ELF オブジェクト内のすべてのシンボルと、シンボル名が *symbol_name* と一致するすべてのシンボル。

symbol_name

名前が *symbol_name* と一致するすべてのシンボル。

以下のことができます。

- ワイルドカード文字 ? および * を *symbol_name* および *object_name* 引数のシンボル名に使用できます。
- 1 つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

関連参照

[3.8 --compare=option\[,option,...\] \(3-36 ページ\)](#).

[3.36 --ignore_symbol=option\[,option,...\] \(3-71 ページ\)](#).

[3.49 --relax_section=option\[,option,...\] \(3-85 ページ\)](#).

3.51 --rename=option[,option,...]

出力 ELF オブジェクトに指定されたシンボルの名前を変更します。

制約条件

このオプションは `--elf` および `--output` と組み合わせて使用する必要があります。

構文

`--rename= option [, option ,...]`

`option` には以下のいずれかを指定できます。

`object_name::old_symbol_name=new_symbol_name`

シンボル名が `old_symbol_name` と一致する ELF オブジェクト `object_name` 内のすべてのシンボルを置き換えます。

`old_symbol_name=new_symbol_name`

シンボル名が `old_symbol_name` と一致するすべてのシンボルを置き換えます。

以下のことができます。

- ワイルドカード文字 `?` および `*` を `old_symbol_name`、`new_symbol_name`、および `object_name` 引数のシンボル名に使用できます。
- 1 つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

例

This example renames the `clock` symbol in the `timer.axf` image to `myclock`, and creates a new file called `mytimer.axf`:

```
fromelf --elf --rename=clock=myclock --output=mytimer.axf timer.axf
```

関連参照

[3.22 --elf\(3-53 ページ\)](#).

[3.46 --output=destination\(3-82 ページ\)](#).

3.52 --select=select_options

--fieldoffsets または --text -a オプションと組み合わせて使用すると、指定されたパターンリストに一致するフィールドのみを表示します。

構文

--select= *select_options*

select_options は、一致させるパターンリストです。複数のフィールドを選択する場合は、以下のように特殊文字を使用します。

- 複数のフィールドを指定するには、コンマ区切りのリストを使用します。例えば、以下のように入力します。

```
a*,b*,c*
```

- 任意の名前と一致させるには、ワイルドカード文字 * を使用します。
- 任意の 1 文字と一致させるには、ワイルドカード文字 ? を使用します。
- インクルードするフィールドを指定するには、*select_options* 文字列の前に + を付けます。これはデフォルトの動作です。
- インクルードするフィールドを指定するには、*select_options* 文字列の前に ~ を付けます。

UNIX プラットフォームで特殊文字を使用する場合は、シェルによって文字列展開がされないように、これらのオプションを引用符で囲む必要があります。

使用法

このオプションは、--fieldoffsets または --text -a と組み合わせて使用します。

例

--fieldoffsets オプションからの出力には、以下のデータ構造が含まれます。

```
structure.f1| EQU 0 ; int16_t
structure.f2| EQU 0x2 ; int16_t
structure.f3| EQU 0x4 ; int16_t
structure.f11| EQU 0x6 ; int16_t
structure.f21| EQU 0x8 ; int16_t
structure.f31| EQU 0xA ; int16_t
structure.f111| EQU 0xC ; int16_t
```

f1 で始まるフィールドのみを出力するには、以下のように入力します。

```
fromelf --select=structure.f1* --fieldoffsets infile.axf
```

これによって以下の出力が生成されます。

```
structure.f1| EQU 0 ; int16_t
structure.f11| EQU 0x6 ; int16_t
structure.f111| EQU 0xC ; int16_t

END
```

関連参照

[3.26 --fieldoffsets \(3-59 ページ\)](#).

[3.59 --text \(3-96 ページ\)](#).

3.53 --show=option[,option,...]

選択されたシンボルの可視性プロパティを変更して、デフォルトの可視性でマークします。

構文

`--show= option [, option ,...]`

`option` には以下のいずれかを指定できます。

`object_name::`

名前が `object_name` と一致する ELF オブジェクト内のすべてのシンボルにデフォルトの可視性がマークされます。

`object_name::symbol_name`

名前が `object_name` と一致する ELF オブジェクト内のすべてのシンボルと、シンボル名が `symbol_name` と一致するすべてのシンボルにデフォルトの可視性がマークされます。

`symbol_name`

シンボル名が `symbol_name` と一致するすべてのシンボルにデフォルトの可視性がマークされます。

以下のことができます。

- ワイルドカード文字 `?` および `*` を `symbol_name` および `object_name` 引数のシンボル名に使用できます。
- 1 つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

Restrictions

このオプションは `--elf` と組み合わせて使用する必要があります。

関連参照

[3.22 --elf\(3-53 ページ\)](#).

[3.31 --hide=option\[,option,...\]\(3-66 ページ\)](#).

3.54 --show_and_globalize=option[,option,...]

選択されたシンボルの可視性プロパティを変更して、デフォルトの可視性でマークし、選択されたシンボルをグローバルシンボルに変換します。

構文

--show_and_globalize= option [, option ,...]

option には以下のいずれかを指定できます。

object_name::

名前が *object_name* と一致する ELF オブジェクト内のすべてのシンボル。

object_name::*symbol_name*

名前が *object_name* と一致する ELF オブジェクト内のすべてのシンボルと、シンボル名が *symbol_name* と一致するすべてのシンボル。

symbol_name

シンボル名が *symbol_name* と一致するすべてのシンボル。

以下のことができます。

- ワイルドカード文字 ? および * を *symbol_name* および *object_name* 引数のシンボル名に使用できます。
- 1 つの オプション にコンマ区切りの引数リストを続けることで、複数の値を指定できます。

Restrictions

このオプションは --elf と組み合わせて使用する必要があります。

関連参照

[3.22 --elf\(3-53 ページ\)](#).

3.55 --show_cmdline

ELF ファイル変換ツール によって使用されたコマンドラインを出力します。

使用法

ELF ファイル変換ツール によって処理された後のコマンドラインを表示することによって、以下の点を確認できます。

- ビルドシステムによって使用されているコマンドライン
- 指定されたコマンドラインが ELF ファイル変換ツール によってどのように解釈されているか(コマンドラインオプションの順序など)

コマンドは正規化されて表示されます。また、via ファイルの内容は展開されます。

出力結果は標準エラーストリーム(stderr)に送られます。

関連参照

[3.62 --via=file \(3-100 ページ\)](#).

3.56 --source_directory=path

ソースコードのディレクトリを明示的に指定します。

構文

```
--source_directory= path
```

使用法

デフォルトでは、ELF 入力ファイルの相対ディレクトリにソースコードが配置されているものと想定されます。このオプションを複数回使用して、複数のディレクトリの検索パスを指定できます。

このオプションは `--interleave` と組み合わせて使用します。

関連参照

[3.40 --interleave=option \(3-76 ページ\)](#).

3.57 --strip=option[,option,...]

サードパーティに配布されるイメージとオブジェクトに含まれるコードを保護できます。さらに、出力イメージのサイズを減らすためにも使用できます。

構文

`--strip= option [, option ,...]`

`option` には以下のいずれかを指定できます。

all

オブジェクトモジュールの場合、このオプションによって ELF ファイルからすべてのデバッグ、コメント、メモ、およびシンボルが削除されます。実行可能ファイルの場合、このオプションは `--no_linkview` と同じように機能します。

debug

ELF ファイルから、すべてのデバッグセクションを削除します。

comment

ELF ファイルから、`.comment` セクションを削除します。

filesymbols

STT_FILE シンボルが ELF ファイルから削除されます。

localsymbols

これらのオプションの効果は、イメージとオブジェクトファイルとで異なります。

イメージの場合、マッピングシンボルを含むすべてのローカルシンボルが出力シンボルテーブルから削除されます。

オブジェクトファイルの場合：

- マッピングシンボルおよびビルド属性はシンボルテーブルに維持されます。
- 機能を損なうことなく削除できるローカルシンボルは削除されます。

再配置のターゲットなど、削除できないシンボルは維持されます。このようなシンボルについては、名前が削除されます。 `fromelf --text` の出力結果には、これらが `[Anonymous Symbol]` としてマークされます。

notes

ELF ファイルから、`.notes` セクションを削除します。

pathnames

タイプが STT_FILE であるすべてのシンボルからパス情報を削除します。例えば、STT_FILE シンボルの名前が `C:\work\myobject.o` の場合、`myobject.o` という名前に変更されます。

注

デバッグ情報に含まれるパス名は、このオプションでは排除されません。

symbols

これらのオプションの効果は、イメージとオブジェクトファイルとで異なります。

イメージの場合、シンボルテーブル全体とすべてのスタティックシンボルが削除されます。そのようなスタティックシンボルがスタティックな再配置ターゲットとして使用されている場合、再配置情報も削除されます。どの場合でも、STT_FILE シンボルは削除されます。

オブジェクトファイルの場合：

- マッピングシンボルおよびビルド属性はシンボルテーブルに維持されます。
- 機能を損なうことなく削除できるローカルシンボルは削除されます。

再配置のターゲットなど、削除できないシンボルは維持されます。このようなシンボルについては、名前が削除されます。 `fromelf --text` の出力結果には、これらが `[Anonymous Symbol]` としてマークされます。

注

シンボル、パス名、ファイルシンボルを外すと、ファイルのデバッグがしにくくなる可能性があります。

制約条件

このオプションは `--elf` および `--output` と組み合わせて使用する必要があります。

例 3-2 例

デバッグ情報を含めて生成した ELF ファイル `infile.axf` からデバッグ情報を含まない `output.axf` ファイルを生成するには、以下のように入力します。

関連参照

[3.22 --elf\(3-53 ページ\)](#).

[3.41 --linkview、--no_linkview\(3-77 ページ\)](#).

[3.47 --privacy\(3-83 ページ\)](#).

関連情報

[マッピングシンボルについて](#).

[--locals、--no_locals リンカオプション](#).

[--privacy リンカオプション](#).

3.58 --symbolversions, --no_symbolversions

このオプションを指定すると、シンボルバージョン管理テーブルのデコードが無効になります。

制約条件

このオプションと共に `--elf` を使用する場合は、`--output` も使用する必要があります。

関連情報

[シンボルバージョン管理について](#).

[Base Platform ABI for the ARM Architecture](#) .

3.59 --text

このオプションを指定すると、イメージ情報をテキスト形式で出力できます。このオプションを使用すると、ELF イメージファイルまたは ELF オブジェクトファイルをデコードできます。

構文

--text [options]

options は表示する内容です。以下のいずれかを指定できます。

-a

グローバルデータアドレスとスタティックデータアドレス(構造体とユニオンの内容のアドレスも含む)を出力します。

このオプションは、デバッグ情報を含むファイルに対してのみ使用できます。デバッグ情報が含まれない場合、警告が表示されます。

データ構造内のフィールドのサブセットを出力するには、--select オプションを使用します。

構造体内外で展開された配列のデータアドレスを参照するには、このテキストカテゴリと共に --expandarrays オプションを使用します。

-c

このオプションは、逆アセンブル対象の元のバイナリデータのダンプおよび命令のアドレスと共に、コードを逆アセンブルします。

————— 注 —————

--disassemble とは異なり、逆アセンブリをアセンブラに入力することはできません。

-d

データセクションの内容を出力します。

-e

オブジェクトの例外テーブル情報をデコードします。イメージを逆アセンブルするときに、-c と組み合わせて使用します。

————— 注 —————

AArch64 状態ではサポートされていません。

-g

デバッグ情報を出力します。

-r

再配置情報を出力します。

-s

シンボルテーブルとバージョン管理テーブルを出力します。

-t

ストリングテーブルを出力します。

-v

イメージの各セグメントヘッダとセクションヘッダに関する詳細情報を出力します。

-w

行を折り返しません。

-y

ダイナミックセグメントの内容を出力します。

-z

コードサイズとデータサイズを出力します。

これらのオプションはテキストモードでのみ認識されます。

使用法

コードの出力形式を指定しない場合は、`--text` が想定されます。つまり、`--text` を指定しなくてもオプション(複数可)を指定することができます。例えば、`fromelf -a` は `fromelf --text -a` と同じ意味です。

コードの出力形式(`--bin` など)を指定した場合、`--text` オプションはすべて無視されます。

`destination` が `--output` オプションと組み合わせて指定されていない場合、または `--output` が指定されていない場合、情報が標準出力(`stdout`)に出力されます。

セクションのリストをフィルタするには、`--only` オプションを使用します。

サンプル

以下に、`--text` の使用例を示します。

- 逆アセンブルされた ELF イメージとシンボルテーブルを含むプレーンテキスト出力ファイルを生成するには、以下のように入力します。

```
fromelf --text -c -s --output=outfile.lst infile.axf
```

- すべてのグローバルデータ変数とスタティックデータ変数、すべての構造体フィールドのアドレス一覧を `stdout` に出力するには、以下のように入力します。

```
fromelf -a --select=* infile.axf
```

- `infile.axf` に含まれるすべての構造体のアドレスを保持し、グローバルデータ変数またはスタティックデータ変数に関する情報は保持しないテキストファイルを生成するには、以下のように入力します。

```
fromelf --text -a --select=*. * --output=structaddress.txt infile.axf
```

- ネストされた構造体のアドレスのみを含むテキストファイルを生成するには、以下のように入力します。

```
fromelf --text -a --select=*. *.* --output=structaddress.txt infile.axf
```

- `infile.axf` に含まれるすべてのグローバルデータ変数またはスタティックデータ変数の情報を保持し、構造体のアドレスは保持しないテキストファイルを生成するには、以下のように入力します。

```
fromelf --text -a --select=*,~*. * --output=structaddress.txt infile.axf
```

- `infile.axf` に含まれる `.symtab` セクション情報のみを出力するには、以下のように入力します。

```
fromelf --only .symtab -s --output=symtab.txt infile.axf
```

関連タスク

2.6 実行可能な ELF イメージ内のシンボルの場所を `fromelf` を使用して調べる方法(2-23 ページ).

関連参照

- 3.11 `--cpu=name` (3-40 ページ).
- 3.23 `--emit=option[,option,...]` (3-54 ページ).
- 3.24 `--expandarrays` (3-56 ページ).
- 3.38 `--info=topic[,topic,...]` (3-73 ページ).
- 3.40 `--interleave=option` (3-76 ページ).
- 3.45 `--only=section_name` (3-81 ページ).
- 3.46 `--output=destination` (3-82 ページ).
- 3.52 `--select=select_options` (3-88 ページ).
- 3.64 `-w` (3-102 ページ).

関連情報

イメージに関する情報を取得するためのリンカオプション.

3.60 --version_number

使用している fromelf のバージョンを表示します。

使用法

ELF ファイル変換ツールは、nnnbbb 形式のバージョン番号を表示します。各項目には以下の意味があります。

- nnn はバージョン番号です。
- bbbb はビルド番号を示します。

関連参照

[3.30 --help \(3-65 ページ\)](#)。

[3.63 --vsn \(3-101 ページ\)](#)。

3.61 *--vhx*

バイト指向 (Verilog メモリモデル) 16 進形式の出力を作成します。

使用法

この形式は、ハードウェア記述言語(HDL)シミュレータのメモリモデルへのロードに適しています。 *--widthxbanks* オプションを使用して、このオプションによって生成される出力を複数ファイルに分割できます。

制約条件

以下の使用制限があります。

- オブジェクトファイルに対してはこのオプションを使用できません。
- このオプションは *--output* と組み合わせて使用する必要があります。

Considerations when using *--vhx*

複数のロード領域を含む ELF イメージをバイナリ形式に変換すると、*fromelf* によって *destination* という名前の出力ディレクトリが作成され、入力イメージ内のロード領域ごとに 1 つのバイナリ出力ファイルが生成されます。出力ファイルは *fromelf* によって *destination* ディレクトリに配置されます。

注

複数のロード領域の場合、対応するロード領域内の最初の空でない実行領域の名前がファイル名に使用されます。

ファイルは、ELF ファイルに含まれているコードまたはデータをロード領域が記述している場合にのみ作成されます。例えば、ZI データのある実行領域のみを含んでいるロード領域から出力ファイルが生成されることはありません。

サンプル

ELF ファイル *infile.axf* をバイト指向 16 進形式のファイル (*outfile.bin* など) に変換するには、以下のように入力します。

```
fromelf --vhx --output=outfile.bin infile.axf
```

8 ビットのメモリバンクを 2 つ持つイメージファイル *multiload.axf* から、*regions* ディレクトリに複数の出力ファイルを作成するには、以下のように入力します。

```
fromelf --vhx --8x2 multiload.axf --output=regions
```

関連参照

- [3.46 *--output=destination* \(3-82 ページ\)](#).
- [3.66 *--widthxbanks* \(3-104 ページ\)](#).

3.62 --via=file

入力ファイル名と ELF ファイル変換ツール オプションの追加リストを *filename* から読み取ります。

構文

`--via= filename`

filename は、コマンドラインでインクルードされるオプションを含む `via` ファイルの名前です。

使用法

ELF ファイル変換ツール コマンドラインでは複数の `--via` オプションを入力できます。オプション、`--via` は、`via` ファイル内に含めることもできます。

3.63 *--vsn*

バージョン情報とライセンス情報が表示されます。

例

```
> fromelf --vsn
製品:ARM コンパイラ N.nn
コンポーネント:ARM コンパイラ N.nn(toolchain_build_number)
ツール:fromelf [build_number]
license_type
ソフトウェアの提供元:ARM Limited
```

関連参照

[3.30 *--help*](#) (3-65 ページ).

[3.60 *--version_number*](#) (3-98 ページ).

3.64 -w

通常なら複数行で表示されるテキスト出力情報が 1 行で表示されます。

使用法

Perl などのテキスト処理ユーティリティで解析する際に、出力結果を処理しやすい形式にすることができます。

例

```
> fromelf --text -w -c
test.axf=====
** ELF ヘッダ情報
.
.
.
=====
** Section #1 '.text' (SHT_PROGBITS) [SHF_ALLOC + SHF_EXECINSTR]   Size   : 36 bytes
(alignment 4)  Address: 0x00000000  $a
    .text
.
.
** Section #7 '.rel.text' (SHT_REL)   Size   : 8 bytes (alignment 4)   Symbol table #6
'.symtab'   1 relocations applied to section #1 '.text'
** Section #2 '.ARM.exidx' (SHT_ARM_EXIDX) [SHF_ALLOC + SHF_LINK_ORDER]   Size   : 8 bytes
(alignment 4)  Address: 0x
00000000  Link to section #1 '.text'
** Section #8 '.rel.ARM.exidx' (SHT_REL)   Size   : 8 bytes (alignment 4)   Symbol table
#6 '.symtab'   1 relocations applied to section #2 '.ARM.exidx'
** Section #3 '.arm_vfe_header' (SHT_PROGBITS)   Size   : 4 bytes (alignment 4)
** Section #4 '.comment' (SHT_PROGBITS)   Size   : 74 bytes
** Section #5 '.debug_frame' (SHT_PROGBITS)   Size   : 140 bytes
** Section #9 '.rel.debug_frame' (SHT_REL)   Size   : 32 bytes (alignment 4)   Symbol
table #6 '.symtab'   4 relocations applied to section #5 '.debug_frame'
** Section #6 '.symtab' (SHT_SYMTAB)   Size   : 176 bytes (alignment 4)   String table #11
'.strtab'   Last local symbol no. 5
** Section #10 '.shstrtab' (SHT_STRTAB)   Size   : 110 bytes
** Section #11 '.strtab' (SHT_STRTAB)   Size   : 223 bytes
** Section #12 '.ARM.attributes' (SHT_ARM_ATTRIBUTES)   Size   : 69 bytes
```

関連参照

[3.59 --text\(3-96 ページ\)](#).

3.65 --wide64bit

すべてのアドレスが 64 ビット幅で表示されます。

使用法

このオプションを使用しない場合、fromelf はアドレスをできる限り 32 ビットで表示し、必要な場合にのみ 64 ビットで表示します。

このオプションは、入力ファイルが AArch64 状態ファイルでない場合は無視されます。

関連参照

[3.39 input_file\(3-74 ページ\)](#).

3.66 --widthxbanks

このオプションを指定すると、複数のメモリバンク用に複数のファイルが出力されます。

構文

`--widthxbanks`

各項目には以下の意味があります。

banks

ターゲットメモリシステム内のメモリバンクの数を指定します。これにより、各ロード領域に生成される出力ファイルの数が決まります。

width

ターゲットメモリシステムにおけるメモリの幅を指定します(8ビット、16ビット、32ビット、または64ビット)。

有効な設定は以下のとおりです。

```
--8x1 --8x2 --8x4 --16x1 --16x2 --32x1 --32x2 --64x1
```

使用法

複数の設定が指定されている場合、`fromelf` は最後に指定された設定を使用します。

イメージに1つのロード領域がある場合は、`fromelf` によって、`banks` で指定された数のファイルが生成されます。ファイル名は、以下の命名規則に基づいて `--output=destination` 引数から付けられます。

- メモリバンクが1つしかない場合 (`banks = 1`)、出力ファイルの名前は `destination` になります。
- 複数のメモリバンクがある場合 (`banks > 1`)、`fromelf` は、`destinationN` に指定された `banks` 数のファイルを生成します。`N` は、0 から `banks - 1` までの範囲です。出力ファイル名のファイル拡張子を指定すると、ファイル拡張子の前に番号 `N` が付けられます。例えば、

```
fromelf --cpu=8-A.32 --vbx --8x2 test.axf --output=test.txt
```

これにより、`test0.txt` および `test1.txt` という名前の2つのファイルが生成されます。

イメージに複数のロード領域がある場合は、`fromelf` は、`destination` という名前のディレクトリを作成し、そのディレクトリに各ロード領域用の `banks` ファイルを生成します。各ロード領域用のファイルには `Load_regionN` という名前が付けられます。`Load_region` はロード領域の名前で、`N` は、0 から `banks - 1` までの範囲です。以下に例を示します。

```
fromelf --cpu=8-A.32 --vbx --8x2 multiload.axf --output=regions/
```

これにより `regions` ディレクトリに以下のようなファイルが生成されます。

```
EXEC_ROM0 EXEC_ROM1 RAM0 RAM1
```

`width` により指定されたメモリの幅によって、各出力ファイルの1行に保存されるメモリの量が決まります。各出力ファイルのサイズは、読み取るメモリのサイズを、作成されるファイル数で分割したものです。以下に例を示します。

- `fromelf --cpu=8-A.32 --vbx --8x4 test.axf --output=file` により4つのファイル (`file0`、`file1`、`file2`、および `file3`) が生成されます。各ファイルには、以下のような1バイトの行が含まれます。

```
00 00 2D 00 2C 8F
...
```

- `fromelf --vbx --16x2 test.axf --output=file` により2つのファイル (`file0` および `file1`) が生成されます。各ファイルには、以下のような2バイトの行が含まれます。

```
0000 002D 002C
...
```


制約条件

このオプションは *--output* と組み合わせて使用する必要があります。

関連参照

[3.2 *--bin* \(3-29 ページ\)](#).

[3.46 *--output=destination* \(3-82 ページ\)](#).

[3.61 *--vhx* \(3-99 ページ\)](#).

第 4 章

via ファイルの構文

`fromelf` でサポートされている `via` ファイルの構文について説明します。

以下のセクションから構成されています。

- [4.1 via ファイルの概要\(4-107 ページ\)](#).
- [4.2 via ファイルの構文規則\(4-108 ページ\)](#).

4.1 via ファイルの概要

via ファイルは、ELF ファイル変換ツールコマンドライン引数とオプションを指定できるプレーンテキストファイルです。

通常、コマンドラインの長さの制限を解決するために via ファイルを使用します。ただし、以下のような複数の via ファイルを作成します。

- 同じような引数とオプションをグループ化するファイル。
- 異なるシナリオで使用する異なる引数とオプションのセットを含んでいるファイル。

注

一般的には、via ファイルを使用して、ツールに対して任意のコマンドラインオプション(--via を含む)を指定できます。つまり、ネストされた複数の via ファイルを via ファイル内から呼び出すことができます。

via ファイルの評価

ELF ファイル変換ツール が呼び出されると、以下の処理が行われます。

1. 指定されている最初の --via *via_file* 引数を、via ファイルから抽出された引数ワードのシーケンスに置き換えます。この中には、再帰処理を行う、via ファイル内でネストされた --via コマンドも含まれます。
2. それ以降の --via *via_file* 引数についても、出現した順番で同じように処理します。

つまり、via ファイルは指定された順番で処理され、ネストされた via ファイルを含めて各 via ファイルが完全に処理されてから次の via ファイルが処理されます。

関連参照

[4.2 via ファイルの構文規則\(4-108 ページ\)](#)。

[3.62 --via=file\(3-100 ページ\)](#)。

4.2 via ファイルの構文規則

via ファイルは構文規則に準拠している必要があります。

- via ファイルは、一連のワードで構成されるテキストファイルです。テキストファイル内の各ワードは、引数文字列に変換されてからツールに渡されます。
- 区切られた文字列内にある場合を除き、ワードはホワイトスペースまたは行の終わりで区切られます。以下に例を示します。

```
--vhx --8x2 (2 ワード)
```

```
--vhx --8x2 (1 ワード)
```

- 行の終わりはホワイトスペースとして処理されます。以下に例を示します。

```
--vhx--8x2
```

これは以下のコードと同等です。

```
--vhx --8x2
```

- 二重引用符(")またはアポストロフィ(')で囲まれた文字列は、1 ワードとして処理されます。二重引用符で囲まれたワード内で使用されているアポストロフィは通常の文字として処理されます。アポストロフィで区切られたワード内では、二重引用符は通常の文字として処理されます。

二重引用符を使用して、スペースを含むファイル名またはパス名を 1 つのワードとしてまとめます。以下に例を示します。

```
--output C:\My Project\output.txt (3 ワード)
```

```
--output "C:\My Project\output.txt" (2 ワード)
```

また、アポストロフィを使用して、二重引用符を含むワードを 1 つのワードとしてまとめます。以下に例を示します。

```
-DNAME=' "ARM コンパイラ" ' (1 ワード)
```

- 括弧で囲まれた文字は、1 ワードとして処理されます。以下に例を示します。

```
--option(x, y, z) (1 ワード)
```

```
--option (x, y, z) (2 ワード)
```

- 二重引用符またはアポストロフィで囲まれた文字列内では、バックスラッシュ(\) 文字を使用して、二重引用符、アポストロフィ、およびバックスラッシュ文字をエスケープできます。
- 1 つのワードとしてまとめられたワードのすぐ隣にあるワードは、1 ワードとして処理されます。以下に例を示します。

```
--output"C:\Project\output.txt"
```

これは、以下の 1 ワードとして処理されます。

```
--output C:\Project\output.txt
```

- 先頭にあるホワイトスペース文字を除いて、セミコロン(;)またはハッシュ(#) 文字で始まる行は、コメント行として解釈されます。行頭以外の場所にあるセミコロンまたはハッシュ文字は、コメントの開始を表す文字としては解釈されません。以下に例を示します。

```
-o objectname.axf ;これはコメントではありません
```

コメントの終わりは、行の終わりまたはファイルの終わりとなります。複数行にわたるコメントはなく、行の一部だけがコメントになることもありません。

関連概念

[4.1 via ファイルの概要\(4-107 ページ\)](#)。

関連参照

[3.62 --via=file \(3-100 ページ\)](#).